

TAJ3562核心板规格书

文档修订历史:

版本	修订内容	修订	审核	日期
V1.0	创建文档	ZX	TAJ	20250704

目录

TAJ3562-C/TAJ3562-I核心板	1
核心板框图	1
核心板基本参数	2
核心板功能参数:	3
外观与尺寸:	4
软件支持	4
外设支持清单:	5
产品资料清单:	5
订货型号清单:	5
核心板命名规则:	6
技术服务:	6
核心板引脚定义	7
行业应用:	17

● TAJ3562-C/TAJ3562-I核心板

TAJ3562-C与TAJ3562-I核心板分别基于Rockchip RK3562与RK3562J处理器开发设计,集成四核64位Cortex-A53高性能核,主频最高可达2.0GHz。商规与工规均内置新一代1TOPS算力NPU,效率大幅提升,嵌入式3D GPU,可确保与OpenGL ES 1.1/2.0/3.2, OpenCL2.0和Vulkan 1.1完全兼容;内置一个特殊的2D硬件引擎,以最大限度地提高显示性能并确保平稳运行;可用于轻量级人工智能应用,支持高达13M ISP图像信号处理性能,广泛适用于平板电脑、智能家居、教育电子、工业显示、工业控制等领域。同时从芯片架构上提升了性能和效率,有着优秀的功耗,温升表现。



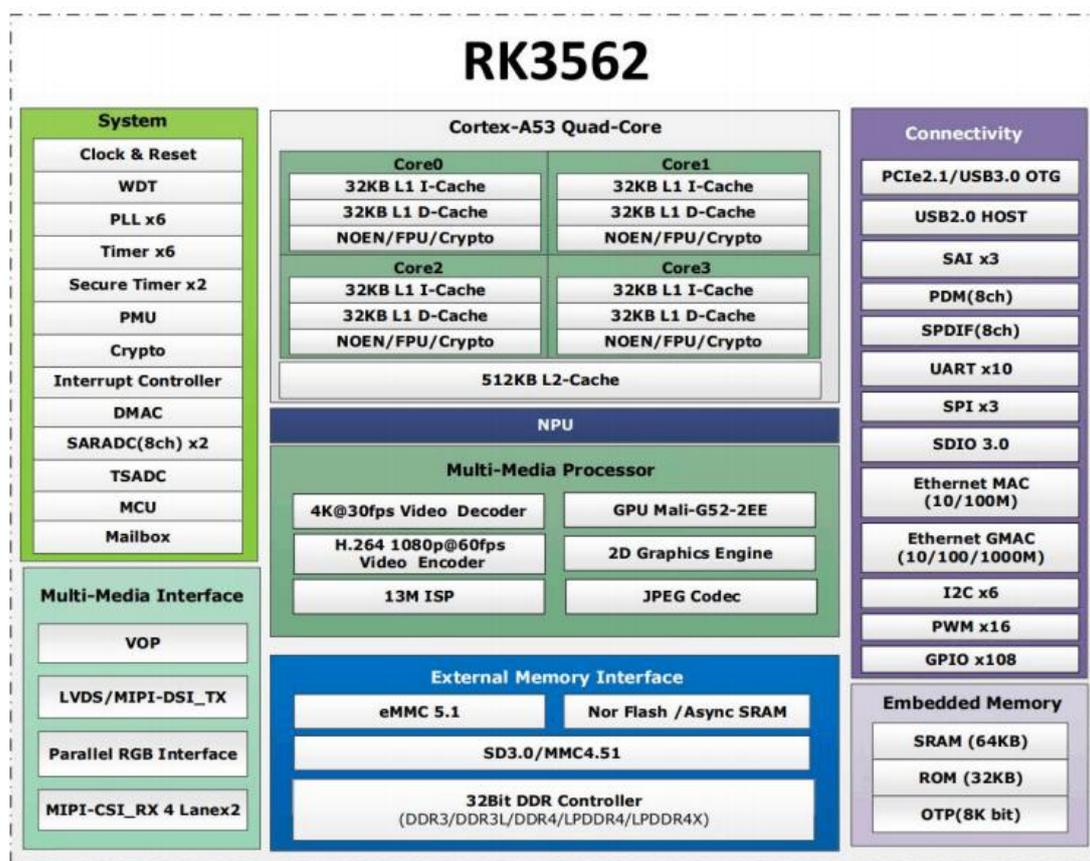
4×A53 CPU	最高2.0GHz 主频	1TOPS NPU
Mali-G52-2EE GPU	36×56mm 超小尺寸	H.265@4k30 高清硬解码

产品特点:

- ◆ 超小尺寸36mm×56mm, 集成LPDDR4/4X,eMMC存储
- ◆ 处理器采用22nm先进制程工艺
- ◆ 采用3组80pin板对板连接器, 将处理器引脚全部引出
- ◆ H.265高清编解码, 最高支持4K分辨率
- ◆ 支持丰富的高速接口, 如PCIe2.1、USB3.0, CAN等
- ◆ 支持多种显示接口: LVDS、MIPI-DSI、RGB

● 核心板框图:

具体硬件的接口功能, 可参考如下 RK3562 芯片框图:



TAJ3562-C 与 TAJ3562-I 核心板进行了严格的电源完整性和信号完整性仿真设计，通过各项电磁兼容、温度冲击、高温高湿老化、长时间存储压力等测试；稳定可靠，批量供货，用户仅需设计外围电路即可快速实现项目的稳定量产。

● 核心板基本参数：

处理器	Rockchip RK3562/RK3562J	
CPU:	4×Cortex-A53@2.0GHz/1.8GHz	
NPU:	1TOPS ， 支持 INT4/INT8/INT16/FP16/BFP16混合操作	
GPU:	Mali-G52-2EE, 支持 OpenGL ES 1.1/2.0/3.2、OpenCL 2.0、Vulkan 1.1	
VPU:	硬编码： ● H.264 ， 1920 × 1080@60fps 硬解码： ● H.265、VP9 ， 4096 × 2304@30fps ； H.264 ， 1920 × 1080@60fps	
RAM	TAJ3562-C: 2GB/4GB LPDDR4	TAJ3562-I: 2GB/4GB LXDDR4
ROM	TAJ3562-C: 16GB/32GB eMMC	TAJ3562-I: 16GB/32GB eMMC
工作温度	TAJ3562-C: 0°C ~ +80°C	TAJ3562-I: -40°C ~ +85°C
工作电压	DC 5V	
连接方式	板对板连接器 (3 × 80Pin, 引脚间距 0.5mm, 合高 2.0mm)	

● 核心板功能参数:

功能	数量	参数	
MIPI DSI	≤1	支持 1 路 MIPI DSI TX, 4-lanes, 分辨率高达 2048 × 1080@60Hz;	
LVDS	≤1	支持 VESA/JEIDA LVDS 数据格式, 分辨率高达 800 x 1280@60Hz;	
RGB	≤1	支持 RGB888 格式, 分辨率高达 2048 × 1080@60Hz;	
MIPI CSI	4	MIPI_CSI_RX0和MIPI_CSI_RX1共有2个port; 单个 port 支持 4-lanes, 每个 lane 速率最大 2.5Gbps; 单个 port 还可以拆分成 2 个 2-lanes 使用。	
Audio	/	核心板内置codec, 直接引出音频模拟信号, 采样率48KHz~192KHz: 单声道Speaker, class-D, 1.3W; 立体声耳机输出, 32Ohm负载; 2个单端MIC输入;	
SAI	≤3	支持协议I2S, PCM, TDM, 最大采样率192kHz	
PDM	≤1	最大8个通道, 采样率最高192KHz, master receive mode	
SPDIF	≤1	支持两个 16 位音频数据存储在 32 位宽的位置; 支持双相格式立体声音频数据输出; 支持线性 PCM 模式下的 16/20/24 位音频数据传输; 支持非线性PCM传输。	
SD 卡	1	兼容 SDIO3.0 协议, 4bits 数据位宽	
SDIO	≤1	兼容 SDIO3.0 协议, 4bits 数据位宽	
Ethernet	≤2	支持一个RGMII和一个RMII	
USB2.0	1	支持一个USB2.0 HOST, 最高480Mbps	
USB3.0	≤1	支持USB3.0的主从模式, 与PCIe引脚复用只能二选一使用	USB3.0与PCIe2.1引脚复用, 只能二选一使用
PCIe2.1	≤1	PCIe2.1, 只能做RC模式, 仅支持single lane, 5Gbps	
UART	≤10	支持流控, 最高波特率4Mbps	
SPI	≤3	支持主模式和从模式	
I2C	≤5	支持标准模式100kbit/s和快速模式400kbit/s	
ADC	≤16	10bits 分辨率, 最大采样率1MS/s	
CAN	≤2	支持CAN2.0B, 数据速率1Mbps	
PWM	≤16	支持 16 个带中断操作的片上 PWM, 嵌入 32 位定时器/计数器, 支持捕获模式, 支持连续模式或一次性模式; 支持串行NOR Flash/NAND Flash, 支持Boot	
GPIO	≤79	GPIO 存在接口复用, 为理论最大数	

注: 表中参数为硬件设计或CPU理论值。

● 外观与尺寸:

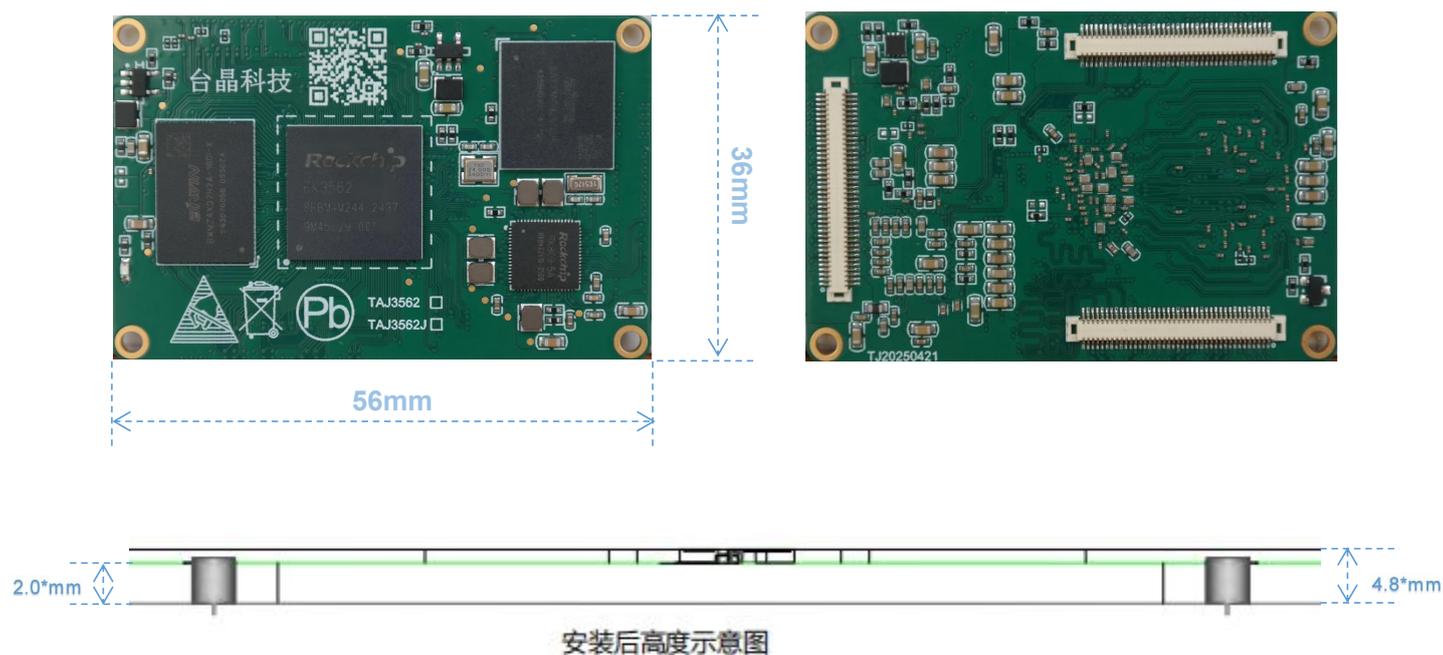
结构尺寸: 36mm×56mm, 尺寸公差±0.13mm。

制版工艺: 厚度 1.6mm, 8层沉金 PCB。

核心板连接器: 贴装连接器, 0.5mm 间距,80P,公头,带定位柱

底板连接器: 贴装连接器, 0.5mm 间距,80P,母座,带定位柱

核心板与底板固定建议选择 M2*2mm 的贴片螺母, 配套螺钉规格 M2*4mm



注: 标 * 尺寸公差±0.2mm。

● 软件支持:

操作系统	Linux6.1.99+Qt5.15.11、 Android14、 Linux6.1.99+Ubuntu20.04 (22.04、 24.04)			
操作系统 适配明细	产品	RAM	ROM	操作系统
	TAJ3562-C	2GB	32GB	Linux6.1.99、 Android14、 Ubuntu20.04 (22.04、 24.04)
		4GB	32GB	Linux6.1.99、 Android14、 Ubuntu20.04 (22.04、 24.04)
	TAJ3562-I	2GB	16GB	Linux6.1.99、 Android14、 Ubuntu20.04 (22.04、 24.04)
		2GB	32GB	Linux6.1.99、 Android14、 Ubuntu20.04 (22.04、 24.04)
4GB		32GB	Linux6.1.99、 Android14、 Ubuntu20.04 (22.04、 24.04)	
系统烧写 方式	<ul style="list-style-type: none"> • SD 卡 • USB OTG 			

● 外设支持清单：

Linux6.1.99 驱动支持列表	接口	功能	方案
	SDIO	Wi-Fi/Bluetooth	6221A-SRC
	I2S	音频芯片	RK809, 16bits~32bits, 最高采样率 192KHz
	I2C	RTC 芯片	PCF8563 和 RX8010 芯片
	I2C	电容触摸	GT928、FT5x06
	MIPI DSI	7 寸电容触摸屏	TAJ0745-V0, 分辨率 1920×1080
	LVDS	10.1 寸电容触摸屏	TAJ1047-V0电容触摸, 1280×800 分辨率
	MIPI CSI	摄像头	OV13855, OV5645, IMX415
	USB	4G 模块	EC20, Mini PCI-e 封装
	USB	USB 转 4 串口	USB-TO-4-UARTS
	PCIe	PCIe 网卡	E1000E, RTL8125
	RGMII	千兆以太网	YT8521SH-CA
	RMII	百兆以太网	YT8512H
	CAN	通用	
	PWM	通用	
	ADC	通用	
	SPI	通用	
	UART	通用	
	GPIO	通用	

● 产品资料清单：

Linux6.1 资料列表	使用手册、编译指导手册、Linux 内核源码、文件系统、出厂镜像、开发环境 VM Ubuntu 镜像、ftp工具、YUV视频播放工具、摄像头测试工具、SD烧写卡制作工具、USB OTG烧写工具、量产烧录工具、驱动安装工具、固件烧录工具、串口识别驱动安装工具、QT测试例程源码、应用笔记
硬件资料列表	硬件手册、硬件设计指南、引脚功能复用表、核心板三维图(STEP)、数据手册、核心板2D CAD 图

注：持续丰富并提供更多的产品资料。

● 订货型号清单：

规格型号	核心数	CPU 主频	RAM	ROM	工作温度	供货状态
TAJ3562-C+L42G16GBxx: xx	4×A53	2.0GHz	2GB	16GB	0~+80℃	批量
TAJ3562-C+L42G32GBxx: xx	4×A53	2.0GHz	2GB	32GB	0~+80℃	批量
TAJ3562-C+L44G32GBxx: xx	4×A53	2.0GHz	4GB	32GB	0~+80℃	批量
TAJ3562-I+LX2G16GBxx: xx	4×A53	1.8GHz	2GB	16GB	-40~+85℃	批量
TAJ3562-I+LX2G32GBxx: xx	4×A53	1.8GHz	2GB	32GB	-40~+85℃	批量
TAJ3562-I+LX4G32GBxx: xx	4×A53	1.8GHz	4GB	32GB	-40~+85℃	批量

● 核心板命名规则:

A	B	-	C	+	D	E	F	G	H	:	J	K
---	---	---	---	---	---	---	---	---	---	---	---	---

本表描述了核心板编号的术语，以确定核心板的特性（例如：CPU、频率、温度等级、版本等）。

字段	字段描述	值	说明
A	产品线标识	TAJ	核心板
B	CPU 名称	3562	瑞芯微RK3562主芯片
-	分段标识	-	-
C	运行温度	C	0 to 80°C 商业级
		I	-40 to 85°C 工业级
+	分段标识	+	此标识之后为配置参数部分
D	DDR类型	D3	D3为DDR3
		D4	D4为DDR4
		L4/LX	L4为LPDDR4;LX为LPDDR4X
		L5	L5为LPDDR5
E	RAM 容量 (单位: Byte)	2G	2GB
		4G	4GB
F	单ROM容量 (单位: Byte)	16G	16GB
		32G	32GB
G	连接方式	B	B为板对板连接器
		S	S为邮票孔连接
H	PCB 版本号	10	V1.0
		11	V1.1
		xx	Vx.x
:	分隔符	:	此符号之后为厂家内部标识，对客户使用无影响
JK	厂家内部标识	xx	此内容为厂家内部标识，对客户使用无影响，默认ST

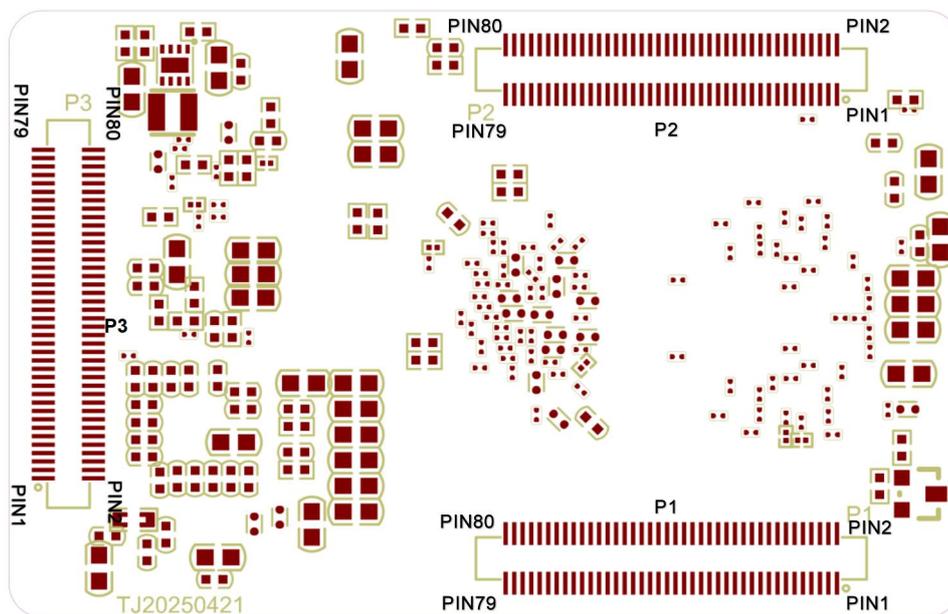
● 技术服务:

- (1) 协助底板设计和测试，减少硬件设计失误；
- (2) 协助解决按照用户手册操作出现的异常问题；
- (3) 协助产品故障判定；
- (4) 协助正确编译与运行所提供的源代码；
- (5) 协助进行产品二次开发；
- (6) 提供长期的售后服务。

● 核心板引脚定义

核心板引脚排列:

核心板 B2B 连接器分别为P1、P2、P3引脚排列如下图所示;



核心板引脚定义:

连接器 引脚号	CPU 球号	开发板引脚功能	核心板引脚名	引脚方向选择	引脚 电平	开发板引脚功 能描述	开发板应用接口	复位 状态
P1								
P1_1	-	GND	GND			GND	GND	-
P1_2	-	GND	GND			GND	GND	-
P1_3	1E1	SARADC1_IN7	SARADC1_IN7	输入	1.8 V	通用ADC1数据 7	ADC采集电路	-
P1_4	1F2	SARADC1_IN2	SARADC1_IN2	输入	1.8 V	通用ADC1数据 2	ADC采集电路	-
P1_5	-	GND	GND			GND	GND	-
P1_6	-	GND	GND			GND	GND	-
P1_7	1F1	SARADC1_IN0	SARADC1_IN0	输入	1.8 V	通用ADC1数据 0	ADC采集电路	-
P1_8	1J2	SARADC1_IN3	SARADC1_IN3	输入	1.8 V	通用ADC1数据 3	ADC采集电路	-
P1_9	-	GND	GND			GND	GND	-
P1_10	-	GND	GND			GND	GND	-
P1_11	1H1	SARADC1_IN4	SARADC1_IN4	输入	1.8 V	通用ADC1数据 4	ADC采集电路	-
P1_12	1K1	SARADC1_IN6	SARADC1_IN6	输入	1.8	通用ADC1数据	ADC采集电路	-

产品规格书

TAJ3562-C/TAJ3562-I 核心板系列

连接器 引脚号	CPU 球号	开发板引脚功能	核心板引脚名	引脚方向选择	引脚 电平	开发板引脚功 能描述	开发板应用接口	复位 状态
					V	6		
P1_13	1J1	SARADC1_IN1	SARADC1_IN1	输入	1.8 V	通用ADC1数据 1	ADC采集电路	-
P1_14	1L2	SARADC1_IN5	SARADC1_IN5	输入	1.8 V	通用ADC1数据 5	ADC采集电路	-
P1_15	-	GND	GND			GND	GND	-
P1_16	-	GND	GND			GND	GND	-
P1_17	D1	UART8_RTSN_M0	UART8_RTSN_M0	输出	3.3 V	UART8请求发 送	WIFI&BT电路	down
P1_18	D3	UART9_RX_M1	UART9_RX_M1	输入	3.3 V	UART9接收数 据	485电路	down
P1_19	F2	UART8_CTSN_M0	UART8_CTSN_M0	输入	3.3 V	UART8请求接 收	WIFI&BT电路	down
P1_20	E1	UART9_TX_M1	UART9_TX_M1	输出	3.3 V	UART9发送数 据	485电路	down
P1_21	G1	UART8_RX_M0	UART8_RX_M0	输入	3.3 V	UART8接收数 据	WIFI&BT电路	down
P1_22	E2	4G-PWREN	GPI03_C1_d	输出	3.3 V	4G电源使能	4G电路	down
P1_23	H3	UART8_TX_M0	UART8_TX_M0	输出	3.3 V	UART8发送数 据	WIFI&BT电路	down
P1_24	G3	I2C4_SCL_M0	I2C4_SCL_M0	输出	3.3 V	I2C4数据	PCIE2.0电路 /CAM3电路	down
P1_25	H2	BT-WAKE-AP	GPI03_C0_d	输出	3.3 V	BT-WAKE-AP信 号	WIFI&BT电路	down
P1_26	G2	I2C4_SDA_M0	I2C4_SDA_M0	输入/输出	3.3 V	I2C4时钟	PCIE2.0电路 /CAM3电路	down
P1_27	J1	AP-WAKE-BT	GPI03_A6_d	输出	3.3 V	AP-WAKE-BT信 号	WIFI&BT电路	down
P1_28	L2	4G-RST	GPI03_A7_d	输出	3.3 V	4G复位信号	4G电路	down
P1_29	-	GND	GND			GND	GND	-
P1_30	-	GND	GND			GND	GND	-
P1_31	M2	BT-RESETN	GPI04_B4_d	输出	3.3 V	蓝牙复位信号	WIFI&BT电路	down
P1_32	M3	SPI2_CSNO_M0	SPI2_CSNO_M0	输入/输出	3.3 V	SPI2片选信号	SPI2接口	down
P1_33	R1	USB-HUB-RST	GPI03_D1_d	输出	3.3 V	USB-HUB复位 信号	USB-HUB电路	down
P1_34	N3	SPI2_CLK_M0	SPI2_CLK_M0	输出	3.3 V	SPI2时钟信号	SPI2接口	down
P1_35	T2	LVDS_MIPI_CTP_RS	GPI04_B1_d	输出	3.3	LVDS&MIPI触	LVDS&MIPI电路	down

产品规格书

TAJ3562-C/TAJ3562-I 核心板系列

连接器 引脚号	CPU 球号	开发板引脚功能	核心板引脚名	引脚方向选择	引脚 电平	开发板引脚功 能描述	开发板应用接口	复位 状态
		T			V	摸复位信号		
P1_36	R2	SPI2_MISO_M0	SPI2_MISO_M0	输入	3.3 V	SPI2主收从发	SPI2接口	down
P1_37	1L1	UART2_RX_M1	UART2_RX_M1	输入	3.3 V	UART2接收数 据	485电路	down
P1_38	T3	SPI2_MOSI_M0	SPI2_MOSI_M0	输出	3.3 V	SPI2主发从收	SPI2接口	down
P1_39	1M1	UART2_TX_M1	UART2_TX_M1	输出	3.3 V	UART2发送数 据	485电路	down
P1_40	-	GND	GND			GND	GND	-
P1_41	1M2	LVDS_MIPI_CTP_IN T	GPI03_B0_d	输入	3.3 V	LVDS&MIPI触 摸中断信号	LVDS&MIPI电路	down
P1_42	N1	PHONE_DET	GPI03_C4_d	输入	3.3 V	耳机插拔检测 引脚	Headphone电路	down
P1_43	-	GND	GND			GND	GND	-
P1_44	R3	I2S1_SDIO_M0	I2S1_SDIO_M0	输入/输出	3.3 V	I2S1数据引脚 1	WIFI&BT电路	down
P1_45	U1	GPI04_B7_b	RGMIICLK125_M0	输入/输出	3.3 V	GPI04_B7	USER_GPIO	down
P1_46	N2	I2S1_SCLK_M0	I2S1_SCLK_M0	输入/输出	3.3 V	I2S1位时钟	WIFI&BT电路	down
P1_47	-	GND	GND			GND	GND	-
P1_48	P2	I2S1_SD00_M0	I2S1_SD00_M0	输入/输出	3.3 V	I2S1数据引脚 0	WIFI&BT电路	down
P1_49	U2	RGMIIRXCLK_M0	RGMIIRXCLK_M0	输入	3.3 V	RGMI接收时 钟	RGMI电路	down
P1_50	P3	I2S1_LRCK_M0	I2S1_LRCK_M0	输入/输出	3.3 V	I2S1左右声道 同步时钟	WIFI&BT电路	down
P1_51	-	GND	GND			GND	GND	-
P1_52	-	GND	GND			GND	GND	-
P1_53	V2	RGMIIRXDV_M0	RGMIIRXDV_M0	输入	3.3 V	RGMI接收控 制	RGMI电路	down
P1_54	AC2	RGMIIMDIO_M0	RGMIIMDIO_M0	输入/输出	3.3 V	RGMI串行管 理数据	RGMI电路	down
P1_55	W3	RGMIIRXDO_M0	RGMIIRXDO_M0	输入	3.3 V	RGMI接收数 据0	RGMI电路	down
P1_56	AC1	RGMIIMDC_M0	RGMIIMDC_M0	输出	3.3 V	RGMI串行管 理时钟	RGMI电路	down
P1_57	W1	RGMIIRXD1_M0	RGMIIRXD1_M0	输入	3.3 V	RGMI接收数 据1	RGMI电路	down
P1_58	V3	SPI1_INT	GPI04_B0_d	输入	3.3 V	SPI1中断	SPI2接口	down

产品规格书

TAJ3562-C/TAJ3562-I 核心板系列

连接器 引脚号	CPU 球号	开发板引脚功能	核心板引脚名	引脚方向选择	引脚 电平	开发板引脚功 能描述	开发板应用接口	复位 状态
P1_59	W2	RGMIIRXD2_M0	RGMIIRXD2_M0	输入	3.3 V	RGMIIR接收数 据2	RGMIIR电路	down
P1_60	-	GND	GND			GND	GND	-
P1_61	Y3	RGMIIRXD3_M0	RGMIIRXD3_M0	输入	3.3 V	RGMIIR接收数 据3	RGMIIR电路	down
P1_62	1P3	MIPI_CSI_RX1_CLK 1_P	MIPI_CSI_RX1_CLK1_ P	输入	-	MIPI_CSI_RX1 时钟+	CAM3电路	-
P1_63	-	GND	GND			GND	GND	-
P1_64	1R3	MIPI_CSI_RX1_CLK 1_N	MIPI_CSI_RX1_CLK1_ N	输入	-	MIPI_CSI_RX1 时钟-	CAM3电路	-
P1_65	Y2	RGMIITXCLK_M0	RGMIITXCLK_M0	输出	3.3 V	RGMIIR发送时 钟	RGMIIR电路	down
P1_66	-	GND	GND			GND	GND	-
P1_67	-	GND	GND			GND	GND	-
P1_68	AE1	MIPI_CSI_RX1_D2_ P	MIPI_CSI_RX1_D2_P	输入	-	MIPI_CSI_RX1 数据接收2+	CAM3电路	-
P1_69	AA3	RGMIITXEN_M0	RGMIITXEN_M0	输出	3.3 V	RGMIIR发送控 制	RGMIIR电路	down
P1_70	AF1	MIPI_CSI_RX1_D2_ N	MIPI_CSI_RX1_D2_N	输入	-	MIPI_CSI_RX1 数据接收2-	CAM3电路	-
P1_71	AA1	RGMIITXD0_M0	RGMIITXD0_M0	输出	3.3 V	RGMIIR数据发 送0	RGMIIR电路	down
P1_72	-	GND	GND			GND	GND	-
P1_73	AA2	RGMIITXD1_M0	RGMIITXD1_M0	输出	3.3 V	RGMIIR数据发 送1	RGMIIR电路	down
P1_74	AD1	MIPI_CSI_RX1_D3_ P	MIPI_CSI_RX1_D3_P	输入	-	MIPI_CSI_RX1 数据接收3+	CAM3电路	-
P1_75	AB3	RGMIITXD2_M0	RGMIITXD2_M0	输出	3.3 V	RGMIIR数据发 送2	RGMIIR电路	down
P1_76	AD2	MIPI_CSI_RX1_D3_ N	MIPI_CSI_RX1_D3_N	输入	-	MIPI_CSI_RX1 数据接收3-	CAM3电路	-
P1_77	AB2	RGMIITXD3_M0	RGMIITXD3_M0	输出	3.3 V	RGMIIR数据发 送3	RGMIIR电路	down
P1_78	-	GND	GND			GND	GND	-
P1_79	-	GND	GND			GND	GND	-
P1_80	-	NC						
P2								
P2_1	-	GND	GND			GND	GND	-
P2_2	-	GND	GND			GND	GND	-
P2_3	D25	SARADCO_IN4	SARADCO_IN4	输入	1.8 V	通用ADCO数据 4	ADC采集电路	-

连接器 引脚号	CPU 球号	开发板引脚功能	核心板引脚名	引脚方向选择	引脚 电平	开发板引脚功 能描述	开发板应用接口	复位 状态
P2_4	-	SARADCO_BOOT	SARADCO_BOOT	输入	1.8 V	SARADCO_BOOT	BOOT电路	-
P2_5	-	GND	GND			GND	GND	-
P2_6	F26	SARADCO_IN1_KEY/ RECOVERY	SARADCO_IN1_KEY/RE COVERY	输入	1.8 V	通用ADC0数据 1	ADC采集电路 /BOOT电路	-
P2_7	E27	SARADCO_IN6	SARADCO_IN6	输入	1.8 V	通用ADC0数据 6	ADC采集电路	-
P2_8	E25	SARADCO_IN2	SARADCO_IN2	输入	1.8 V	通用ADC0数据 2	ADC采集电路	-
P2_9	E26	SARADCO_IN5	SARADCO_IN5	输入	1.8 V	通用ADC0数据 5	ADC采集电路	-
P2_10	-	GND	GND			GND	GND	-
P2_11	-	GND	GND			GND	GND	-
P2_12	N25	SDMMC0_D2	SDMMC0_D2	输入/输出	3.3 V	SDMMC0数据信 号2	TF卡电路	up
P2_13	G26	SARADCO_IN3	SARADCO_IN3	输入	1.8 V	通用ADC0数据 3	ADC采集电路	-
P2_14	N26	SDMMC0_D3	SDMMC0_D3	输入/输出	3.3 V	SDMMC0数据信 号3	TF卡电路	up
P2_15	F25	SARADCO_IN7	SARADCO_IN7	输入	1.8 V	通用ADC0数据 7	ADC采集电路	-
P2_16	P25	SDMMC0_CMD	SDMMC0_CMD	输入/输出	3.3 V	SDMMC0接口命 令信号	TF卡电路	up
P2_17	-	GND	GND			GND	GND	-
P2_18	-	GND	GND			GND	GND	-
P2_19	1J15	RMII_RXER	RMII_RXER	输入	3.3 V	RMII接收控制	RMII电路	down
P2_20	-	VCC_3V3_SD	VCC_3V3_SD	输出	3.3 V	VCC_3V3_SD	TF卡电路	-
P2_21	V27	RMII_RXDV_CRS	RMII_RXDV_CRS	输入	3.3 V	RMII错误提示	RMII电路	down
P2_22	-	GND	GND			GND	GND	-
P2_23	V26	RMII_MDIO	RMII_MDIO	输入/输出	3.3 V	RMII串行管理 数据	RMII电路	down
P2_24	P27	SDMMC0_CLK	SDMMC0_CLK	输出	3.3 V	SDMMC0时钟信 号	TF卡电路	down
P2_25	1J14	RMII_MDC	RMII_MDC	输出	3.3 V	RMII串行管理 时钟	RMII电路	down
P2_26	R25	SDMMC0_DO	SDMMC0_DO	输入/输出	3.3 V	SDMMC0数据信 号0	TF卡电路	up
P2_27	AA25	RMII_TXEN	RMII_TXEN	输出	3.3 V	RMII发送控制	RMII电路	down

连接器 引脚号	CPU 球号	开发板引脚功能	核心板引脚名	引脚方向选择	引脚 电平	开发板引脚功 能描述	开发板应用接口	复位 状态
P2_28	R26	SDMMC0_D1	SDMMC0_D1	输入/输出	3.3 V	SDMMC0数据信 号1	TF卡电路	up
P2_29	Y26	RMII_TXD1	RMII_TXD1	输出	3.3 V	RMII发送数据 1	RMII电路	down
P2_30	1R15	SDMMC0_DET_L	SDMMC0_DET_L	输入	3.3 V	SDMMC0插拔检 测信号	TF卡电路	up
P2_31	Y25	RMII_TXD0	RMII_TXD0	输出	3.3 V	RMII发送数据 0	RMII电路	down
P2_32	-	GND	GND			GND	GND	-
P2_33	-	GND	GND			GND	GND	-
P2_34	T25	SDMMC1_D2	SDMMC1_D2	输入/输出	3.3 V	SDMMC1数据信 号2	WIFI&BT电路	down
P2_35	W26	RMII_CLK	RMII_CLK	输出	3.3 V	RMII发送时钟	RMII电路	down
P2_36	T26	SDMMC1_D3	SDMMC1_D3	输入/输出	3.3 V	SDMMC1数据信 号3	WIFI&BT电路	down
P2_37	-	GND	GND			GND	GND	-
P2_38	T27	SDMMC1_CMD	SDMMC1_CMD	输入/输出	3.3 V	SDMMC1接口命 令信号	WIFI&BT电路	down
P2_39	1H15	RMII_RXD1	RMII_RXD1	输入	3.3 V	RMII接收数据 1	RMII电路	down
P2_40	-	GND	GND			GND	GND	-
P2_41	Y27	RMII_RXD0	RMII_RXD0	输入	3.3 V	RMII接收数据 0	RMII电路	down
P2_42	U25	SDMMC1_CLK	SDMMC1_CLK	输出	3.3 V	SDMMC1时钟信 号	WIFI&BT电路	down
P2_43	-	GND	GND			GND	GND	-
P2_44	-	GND	GND			GND	GND	-
P2_45	W25	RMII_RST	GPI02_A1_d	输入/输出	3.3 V	RMII复位信号	RMII电路	down
P2_46	U26	SDMMC1_D0	SDMMC1_D0	输入/输出	3.3 V	SDMMC1数据信 号0	WIFI&BT电路	down
P2_47	-	GND	GND			GND	GND	-
P2_48	V25	SDMMC1_D1	SDMMC1_D1	输入/输出	3.3 V	SDMMC1数据信 号1	WIFI&BT电路	down
P2_49	1P15	USB30_OTGO_ID	USB30_OTGO_ID	输入	3.3 V	USB30_OTGO_I D引脚	USB3.0电路	-
P2_50	-	GND	GND			GND	GND	-
P2_51	1P14	USB30_OTGO_VBUSDET	USB30_OTGO_VBUSDET	输入	3.3 V	USB30_OTGO_V BUSDET插入检 测引脚	USB3.0电路	-

连接器 引脚号	CPU 球号	开发板引脚功能	核心板引脚名	引脚方向选择	引脚 电平	开发板引脚功 能描述	开发板应用接口	复位 状态
P2_52	AB27	USB30_OTGO_SSRX_N	USB30_OTGO_SSRX_N	输出	-	USB30_OTGO接收差分信号-	USB3.0电路	-
P2_53	-	GND	GND			GND	GND	-
P2_54	AB26	USB30_OTGO_SSRX_P	USB30_OTGO_SSRX_P	输出	-	USB30_OTGO接收差分信号+	USB3.0电路	-
P2_55	AE22	RGMIIRST	GPI00_A5_d	输入/输出	3.3 V	RGMIIR复位信号	RGMIIR电路	down
P2_56	-	GND	GND			GND	GND	-
P2_57	AF21	LVDS_MIPI_EN	GPI00_B0_d	输出	3.3 V	LVDS_MIPI使能信号	LVDS&MIPI电路	down
P2_58	AC27	PCIE20_REFCLK_N	PCIE20_REFCLK_N	输出	-	PCIE20时钟差分信号-	PCIE2.0电路	-
P2_59	-	NC						
P2_60	AC26	PCIE20_REFCLK_P	PCIE20_REFCLK_P	输出	-	PCIE20时钟差分信号+	PCIE2.0电路	-
P2_61	-	NC						
P2_62	-	GND	GND			GND	GND	-
P2_63	-	NC						
P2_64	AD27	USB30_OTGO_SSTX_N	USB30_OTGO_SSTX_N	输出	-	USB30_OTGO发送差分信号-	USB3.0电路	-
P2_65	-	NC						
P2_66	AD26	USB30_OTGO_SSTX_P	USB30_OTGO_SSTX_P	输出	-	USB30_OTGO发送差分信号+	USB3.0电路	-
P2_67	-	GND	GND			GND	GND	-
P2_68	-	GND	GND			GND	GND	-
P2_69	-	PMIC_32KOUT_WIFI	PMIC_32KOUT_WIFI	输出	3.3 V	PMIC_32KOUT_WIFI信号	WIFI&BT电路	-
P2_70	AE27	USB20_HOST1_D_P	USB20_HOST1_D_P	输入/输出	-	USB20_HOST1差分信号+	USB-HUB电路	-
P2_71	-	GND						-
P2_72	AE26	USB20_HOST1_D_N	USB20_HOST1_D_N	输入/输出	-	USB20_HOST1差分信号-	USB-HUB电路	-
P2_73	1P12	RESETn	RESETn	输入	3.3 V	复位信号	复位电路	-
P2_74	-	GND	GND			GND	GND	-
P2_75	-	PMIC_EXT_EN	PMIC_EXT_EN	输出	3.3 V	底板电源使能信号	底板电源电路	-
P2_76	AF27	USB30_OTGO_D_P	USB30_OTGO_D_P	输入/输出	-	USB30_OTGO差分信号+	USB3.0电路	-
P2_77	-	PMIC_PWRON	PMIC_PWRON	输入	3.3 V	开关机信号	底板电源电路	-

连接器 引脚号	CPU 球号	开发板引脚功能	核心板引脚名	引脚方向选择	引脚 电平	开发板引脚功 能描述	开发板应用接口	复位 状态
P2_78	AF26	USB30_OTG0_D_N	USB30_OTG0_D_N	输入/输出	-	USB30_OTG0差分信号-	USB3.0电路	-
P2_79	-	GND	GND			GND	GND	-
P2_80	-	GND	GND			GND	GND	-
P3								
P3_1	-	VDD_5V	VDD_5V	输入	5V	5V电源输入	底板电源电路	-
P3_2	-	VDD_5V	VDD_5V	输入	5V	5V电源输入	底板电源电路	-
P3_3	-	VDD_5V	VDD_5V	输入	5V	5V电源输入	底板电源电路	-
P3_4	-	VDD_5V	VDD_5V	输入	5V	5V电源输入	底板电源电路	-
P3_5	-	VDD_5V	VDD_5V	输入	5V	5V电源输入	底板电源电路	-
P3_6	-	GND	GND			GND	GND	-
P3_7	-	GND	GND			GND	GND	-
P3_8	-	GND	GND			GND	GND	-
P3_9	-	GND	GND			GND	GND	-
P3_10	-	GND	GND			GND	GND	-
P3_11	-	SPKOUT_P	SPKOUT_P	输出	-	喇叭输出+	Speaker电路	-
P3_12	AF2	MIPI_CSI_RX1_CLK O_P	MIPI_CSI_RX1_CLKO_ P	输入	-	MIPI_CSI_RX1 时钟信号+	CAM2电路	-
P3_13	-	SPKOUT_N	SPKOUT_N	输出	-	喇叭输出-	Speaker电路	-
P3_14	AG2	MIPI_CSI_RX1_CLK O_N	MIPI_CSI_RX1_CLKO_ N	输入	-	MIPI_CSI_RX1 时钟信号-	CAM2电路	-
P3_15	-	GND	GND			GND	GND	-
P3_16	-	GND	GND			GND	GND	-
P3_17	-	HPL_OUT	HPL_OUT	输出	-	耳机左声道输 出	Headphone电路	-
P3_18	AF4	MIPI_CSI_RX1_DO_ P	MIPI_CSI_RX1_DO_P	输入	-	MIPI_CSI_RX1 数据信号0+	CAM2电路	-
P3_19	-	HP_SNS	HP_SNS	输入	-	耳机参考信号	Headphone电路	-
P3_20	AG4	MIPI_CSI_RX1_DO_ N	MIPI_CSI_RX1_DO_N	输入	-	MIPI_CSI_RX1 数据信号0-	CAM2电路	-
P3_21	-	HPR_OUT	HPR_OUT	输出	-	耳机右声道输 出	Headphone电路	-
P3_22	-	GND	GND			GND	GND	-
P3_23	-	GND	GND			GND	GND	-
P3_24	AF3	MIPI_CSI_RX1_D1_ P	MIPI_CSI_RX1_D1_P	输入	-	MIPI_CSI_RX1 数据信号1+	CAM2电路	-
P3_25	-	MIC2_INR	MIC2_INR	输出	-	MIC2左声道输 入	Microphone电 路	-
P3_26	AG3	MIPI_CSI_RX1_D1_ N	MIPI_CSI_RX1_D1_N	输入	-	MIPI_CSI_RX1 数据信号1-	CAM2电路	-

连接器 引脚号	CPU 球号	开发板引脚功能	核心板引脚名	引脚方向选择	引脚 电平	开发板引脚功 能描述	开发板应用接口	复位 状态
P3_27	-	MIC1_INL	MIC1_INL	输出	-	MIC2右声道输入	Microphone电路	-
P3_28	-	GND	GND			GND	GND	-
P3_29	-	GND	GND			GND	GND	-
P3_30	AF7	MIPI_CSI_RX0_CLK O_P	MIPI_CSI_RX0_CLKO_ P	输入	-	MIPI_CSI_RX0 时钟信号0+	CAM1电路	-
P3_31	AG10	LVDS_TX_D3_P	LVDS_TX_D3_P	输出	-	LVDS_TX_D3数 据信号3+	LVDS&MIPI电路	-
P3_32	AG7	MIPI_CSI_RX0_CLK O_N	MIPI_CSI_RX0_CLKO_ N	输入	-	MIPI_CSI_RX0 时钟信号0-	CAM1电路	-
P3_33	AF10	LVDS_TX_D3_N	LVDS_TX_D3_N	输出	-	LVDS_TX_D3数 据信号3-	LVDS&MIPI电路	-
P3_34	-	GND	GND			GND	GND	-
P3_35	-	GND	GND			GND	GND	-
P3_36	AF9	MIPI_CSI_RX0_DO_ P	MIPI_CSI_RX0_DO_P	输入	-	MIPI_CSI_RX0 数据信号0+	CAM1电路	-
P3_37	AF11	LVDS_TX_D2_P	LVDS_TX_D2_P	输出	-	LVDS_TX_D2数 据信号2+	LVDS&MIPI电路	-
P3_38	AG9	MIPI_CSI_RX0_DO_ N	MIPI_CSI_RX0_DO_N	输入	-	MIPI_CSI_RX0 数据信号0-	CAM1电路	-
P3_39	AG11	LVDS_TX_D2_N	LVDS_TX_D2_N	输出	-	LVDS_TX_D2数 据信号2-	LVDS&MIPI电路	-
P3_40	-	GND	GND			GND	GND	-
P3_41	-	GND	GND			GND	GND	-
P3_42	AF8	MIPI_CSI_RX0_D1_ P	MIPI_CSI_RX0_D1_P	输入	-	MIPI_CSI_RX0 数据信号1+	CAM1电路	-
P3_43	AG12	LVDS_TX_CLK_P	LVDS_TX_CLK_P	输出	-	LVDS_TX_CLK 时钟信号+	LVDS&MIPI电路	-
P3_44	AG8	MIPI_CSI_RX0_D1_ N	MIPI_CSI_RX0_D1_N	输入	-	MIPI_CSI_RX0 数据信号1-	CAM1电路	-
P3_45	AF12	LVDS_TX_CLK_N	LVDS_TX_CLK_N	输出	-	LVDS_TX_CLK 时钟信号-	LVDS&MIPI电路	-
P3_46	-	GND	GND			GND	GND	-
P3_47	-	GND	GND			GND	GND	-
P3_48	1P7	MIPI_CSI_RX0_CLK 1_P	MIPI_CSI_RX0_CLK1_ P	输入	-	MIPI_CSI_RX0 时钟信号1+	底板悬空	-
P3_49	AF13	LVDS_TX_D1_P	LVDS_TX_D1_P	输出	-	LVDS_TX_D1数 据信号1+	LVDS&MIPI电路	-
P3_50	1R7	MIPI_CSI_RX0_CLK 1_N	MIPI_CSI_RX0_CLK1_ N	输入	-	MIPI_CSI_RX0 时钟信号1-	底板悬空	-
P3_51	AG13	LVDS_TX_D1_N	LVDS_TX_D1_N	输出	-	LVDS_TX_D1数	LVDS&MIPI电路	-

产品规格书

TAJ3562-C/TAJ3562-I 核心板系列

连接器 引脚号	CPU 球号	开发板引脚功能	核心板引脚名	引脚方向选择	引脚 电平	开发板引脚功 能描述	开发板应用接口	复位 状态
						据信号1-		
P3_52	-	GND	GND			GND	GND	-
P3_53	-	GND	GND			GND	GND	-
P3_54	AF6	MIPI_CSI_RX0_D2_P	MIPI_CSI_RX0_D2_P	输入	-	MIPI_CSI_RX0 数据信号2+	CAM1电路	-
P3_55	AG14	LVDS_TX_DO_P	LVDS_TX_DO_P	输出	-	LVDS_TX_DO数 据信号0+	LVDS&MIPI电路	-
P3_56	AG6	MIPI_CSI_RX0_D2_N	MIPI_CSI_RX0_D2_N	输入	-	MIPI_CSI_RX0 数据信号2-	CAM1电路	-
P3_57	AF14	LVDS_TX_DO_N	LVDS_TX_DO_N	输出	-	LVDS_TX_DO数 据信号0-	LVDS&MIPI电路	-
P3_58	-	GND	GND			GND	GND	-
P3_59	-	GND	GND			GND	GND	-
P3_60	AF5	MIPI_CSI_RX0_D3_P	MIPI_CSI_RX0_D3_P	输入	-	MIPI_CSI_RX0 数据信号3+	CAM1电路	-
P3_61	AE15	PCIE20_WAKEN_M0	PCIE20_WAKEN_M0	输出	3.3 V	PCIE20_WAKEN 休眠唤醒信号	PCIE2.0电路	down
P3_62	AG5	MIPI_CSI_RX0_D3_N	MIPI_CSI_RX0_D3_N	输入	-	MIPI_CSI_RX0 数据信号3-	CAM1电路	-
P3_63	AF16	PCIE20_PERSTN_M0	PCIE20_PERSTN_M0	输出	3.3 V	PCIE20_PERST N复位信号	PCIE2.0电路	down
P3_64	-	GND	GND			GND	GND	-
P3_65	AG24	PCIE20_CLKREQN_M0	PCIE20_CLKREQN_M0	shuc	3.3 V	PCIE20_CLKRE QN时钟使能信号	PCIE2.0电路	down
P3_66	AF15	WL-REG-ON	GPIO0_B7_d	输出	3.3 V	WL-REG-ON使 能信号	WIFI&BT电路	down
P3_67	AF17	CAN1_TX_M1	CAN1_TX_M1	输出	3.3 V	CAN1数据发送	CAN1电路	down
P3_68	AE16	WL-WAKE-AP	GPIO0_C3_d	输出	3.3 V	WL-WAKE-AP休 眠唤醒信号	WIFI&BT电路	down
P3_69	1R11	CAN1_RX_M1	CAN1_RX_M1	输入	3.3 V	CAN1数据接收	CAN1电路	down
P3_70	AG17	LVDS_MIPI_PWM	PWM5_M0	输出	3.3 V	LVDS_MIPI背 光信号	LVDS&MIPI电路	down
P3_71	AF19	CANO_TX_M2	CANO_TX_M2	输出	3.3 V	CANO数据发送	CANO电路	down
P3_72	AE17	I2C1_SCL_M0	I2C1_SCL_M0	输出	3.3 V	I2C1时钟信号	CAM1电路/CAM2 电路/IO扩展电 路/LVDS&MIPI 电路/RTC电路	down
P3_73	AE19	CANO_RX_M2	CANO_RX_M2	输入	3.3	CANO数据接收	CANO电路	down

连接器 引脚号	CPU 球号	开发板引脚功能	核心板引脚名	引脚方向选择	引脚 电平	开发板引脚功 能描述	开发板应用接口	复位 状态
					V			
P3_74	AF18	I2C1_SDA_M0	I2C1_SDA_M0	输入/输出	3.3 V	I2C1数据信号	CAM1电路/CAM2 电路/IO扩展电 路/LVDS&MIPI 电路/RTC电路	down
P3_75	AE20	UART0_TX_M0_DEBU G	UART0_TX_M0_DEBUG	输出	3.3 V	UART0数据发 送	调试串口	up
P3_76	AE18	EXT_INT	GPIO0_C5_d	输出	3.3 V	EXT_INT中断 信号	IO扩展电路	down
P3_77	AF20	UART0_RX_M0_DEBU G	UART0_RX_M0_DEBUG	输入	3.3 V	UART0数据接 收	调试串口	up
P3_78	AG19	EXT_RST	GPIO0_C4_d	输出	3.3 V	EXT_RST复位 信号	IO扩展电路	down
P3_79	-	GND	GND			GND	GND	-
P3_80	-	GND	GND			GND	GND	-

● 行业应用：

在工业、医疗、电力、交通、环境监测、安防、新能源、通信等多个行业，TAJ3562-C/TAJ3562J-C系列核心板以其国产化、高性能、多功能等综合优势，具有竞争力的价格优势及完备的售后技术支持，助力客户产品快速上市，走在行业前沿。



消费电子



电力



通信



智慧医疗



新能源



工业自动化