

## TAJ3568核心板规格书

文档修订历史:

版本	修订内容	修订	审核	日期
V1.0	创建文档	ZX	TAJ	20250704

## 目录

TAJ3568-C/TAJ3568-I核心板.....	1
核心板框图: .....	1
核心板基本参数: .....	2
核心板功能参数: .....	3
外观与尺寸: .....	3
软件支持: .....	4
外设支持清单: .....	5
产品资料清单: .....	5
订货型号清单: .....	6
核心板命名规则: .....	6
技术服务: .....	7
核心板引脚定义.....	8
行业应用: .....	21

---

## ● TAJ3568-C/TAJ3568-I核心板

TAJ3568-C与TAJ3568-I核心板基于Rockchip RK3568B2与Rockchip RK3568J处理器开发设计，该处理器是瑞芯微面向于AIoT和工业市场打造的高性能、低功耗、功能丰富的国产化应用处理器，采用四核64位Cortex-A55架构，主频最高可达2.0GHz，且内置NPU，1TOPS算力，满足轻量级端侧AI计算,并提供简单易用的模型转换工具RKNN-Toolkit，支持Caffe/TensorFlow/TF-Lite/ONNX/PyTorch/Keras/Darknet 主流架构模型的一键转换。核心板最大化引出了处理器功能引脚，方便用户评估和二次开发，并经过了严苛的环境测试试验、稳定性测试试验和老化测试试验，确保其工作稳定可靠。

### 产品特点：

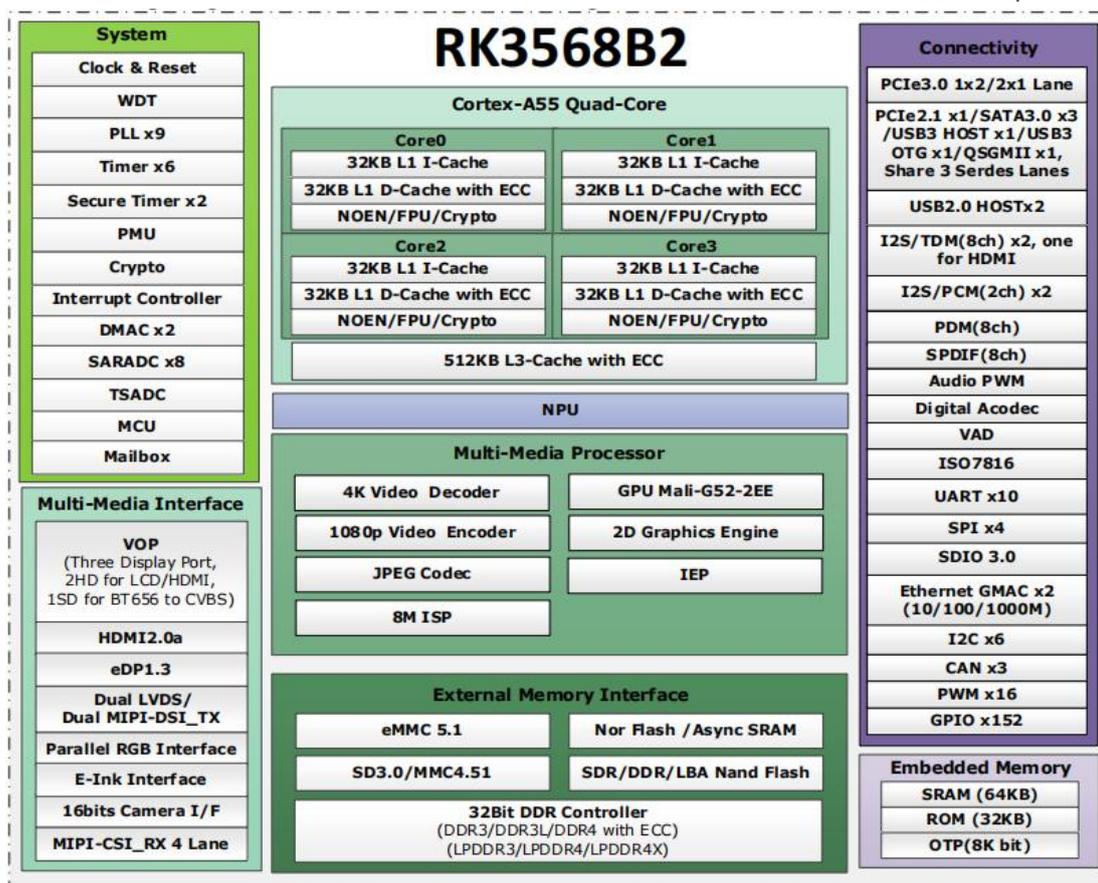
- ◆ 内置1TOPS NPU，适用于人工智能边缘计算相关应用
- ◆ 内置图像信号处理器ISP，支持两路MIPI-CSI摄像头接口
- ◆ 支持丰富的高速接口，如2×USB3.0、2×PCIe3.0、3×SATA3.0、CAN等
- ◆ 支持多种显示接口HDMI2.0、eDP、LVDS、MIPI-DSI、RGB Parallel且支持多屏异显
- ◆ 支持双千兆以太网

### ● 核心板框图：

具体硬件的接口功能，可参考如下RK3568B2芯片框图：



4×A55 CPU	最高2.0GHz 主频	1TOPS NPU
Mali-G52-2EE GPU	22nm 制程	64bits 处理器



TAJ3568-C/TAJ3568-I 核心板进行了严格的电源完整性和信号完整性仿真设计，通过各项电磁兼容、温度冲击、高温高湿老化、长时间存储压力等测试；稳定可靠，批量供货，用户仅需设计外围电路即可快速实现项目的稳定量产。

## ● 核心板基本参数：

处理器	Rockchip RK3568B2/RK3568J	
CPU:	四核Cortex-A55@2.0GHz/1.8GHz	
NPU:	1TOPS ， 支持 INT4/INT8/INT16/FP16/BFP16混合操作	
GPU:	Mali-G52-2EE, 支持 OpenGL ES 1.1/2.0/3.2、OpenCL 2.0、Vulkan 1.0 和 1.1	
VPU:	<b>硬解码：</b> <ul style="list-style-type: none"> <li>● H.264 , H.265、VP9 , up to 4096 ×2304@60fps ;</li> <li>● VP8, up to 1920 ×1088@60fps</li> <li>● VC1、MPEG-4/MPEG-2/MPEG-1: up to 1920x1080@60fps</li> <li>● H.263: up to 720x576@60fps</li> </ul> <b>硬编码：</b> <ul style="list-style-type: none"> <li>● H.264/AVC、H.265/HEVC: up to 1920×1080@60fps</li> </ul>	
RAM	TAJ3568-C: 2GB/4GB/8GB DDR4	TAJ3568-I: 2GB/4GB/8GB LPDDR4X
ROM	TAJ3568-C:32GB /64GB eMMC	TAJ3568-I:32GB /64GB eMMC
工作温度	TAJ3568-C: 0°C ~ +80°C	TAJ3568-I: -40°C ~ +85°C
工作电压	DC 5V	
连接方式	板对板连接器 (4 ×80Pin, 引脚间距 0.5mm, 合高 2.0mm)	

## ● 核心板功能参数:

功能	数量	参数	
MIPI-DSI	2	提供 2 个 4-lane MIPI 显示串行接口, 支持 MIPI V1.2 版本 单通道最大分辨率 1920 × 1080@60Hz, 双通道最大分辨率 2560 × 1600@60Hz 其中 MIPI DSI TX0 与 LVDS TX PHY 复用	处理器内置了 VOP 控制器, 有三个Port 输出, 即核心板最多可同时支持3个显示输出
HDMI	1	支持 HDMI 2.0, 分辨率可达1080p@120Hz 或 4096 × 2304@60Hz	
LVDS	1	单通道 (4 lanes) 支持 1280 × 800@60Hz, 与 MIPI DSI TX0 引脚复用	
eDP	1	提供一个 4-lane eDP 显示接口, 支持 eDP V1.3 版本 最大分辨率2560 × 1600@60Hz	
RGB	1	支持 RGB888 , 最大分辨率 1920*1080	
Camera	2	支持 1 路 DVP 接口 , 1 路 4 Lanes MIPI-CSI	
Audio	≤ 4	1 × 8ch I2S/TDM , 2 × 2ch I2S , 1 × 8ch PDM	
SDIO	≤ 2	SD0 , 4-bit , 支持 1.8/3.3V 模式切换, 可用于系统 烧写; SD2 , 4-bit , 仅支持 1.8V 模式	
Ethernet	≤ 2	支持 2 路 RGMII 接口	
USB 2.0	2	USB2.0 Host, 独立端口, 与 USB3.0 不复用	
USB 3.0	2	1 路 USB 3.0 Host, 可独立作为USB 2.0 Host使用; 1 路 USB 3.0 OTG, 可独立作为USB 2.0 OTG使用。	数量标注为最大, 其共用3组 SerDes通道, 同时仅可使用3个功能接口
SATA	≤ 3	SATA 3.0, 最高速率 6.0Gb/s, 支持 eSATA	
PCIe2.1	≤ 1	PCIe 2.1 × 1, 最高速率 5.0Gbps, RC 模式	
PCIe3.0	≤ 2	PCIe 3.0, 1 × 2Lanes 或 2 × 1Lane, 每 Lane 最高速率 8.0Gbps; 1Lane 仅支持 Root Complex(RC)模式, 2Lanes 支持 Root Complex(RC) 和 End Point(EP) 模式。	
UART	≤ 10	最高波特率为 4Mbps	
CAN	≤ 3	支持 CAN2.0 B, 最高支持1Mbps	
SPI	≤ 4	支持主从模式, 软件可配置	
I2C	≤ 5	支持 7bits 和 10bits 地址模式, 最高速率可达 1 Mbit/s	
PWM	≤ 16	最多支持16通道PWM, 32bits 定时器/计数器	
FSPI	≤ 1	支持串行 NOR Flash/NAND Flash, 支持 Boot	
ADC	≤ 8	ADC采样范围为0-1.8V, 采样精度为10bits	

注: 表中参数为硬件设计或CPU理论值。

## ● 外观与尺寸:

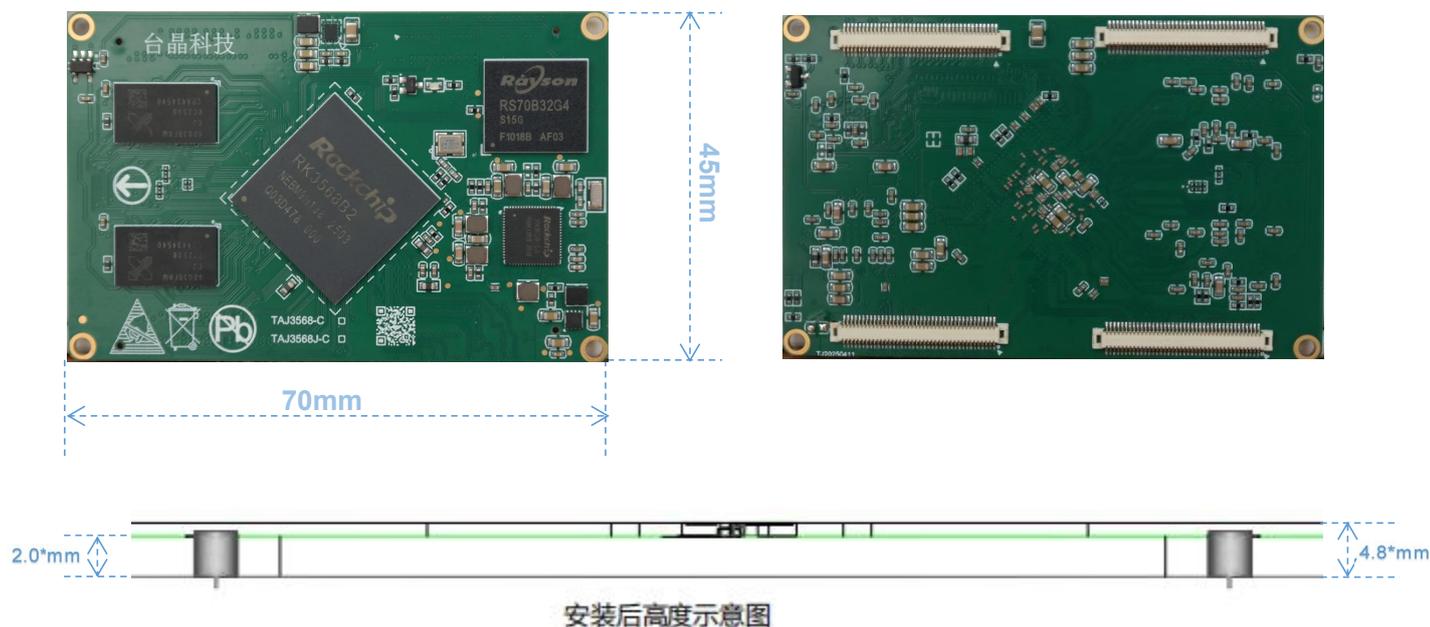
结构尺寸: 45mm×70mm, 尺寸公差如图所示, 更多尺寸信息参见用户资料 DXF文件。

制版工艺: 厚度 1.6mm, 10 层沉金 PCB。

连接器: 四个 0.5mm 间距, 80pin 板对板连接器, 连接器尺寸图见附录。

核心板安装结构高度：5.4mm（包含核心板及底板连接器合高 2mm，板厚 1.6mm，核心板最高器件高度 1.8mm）。

核心板的四角预留了四个直径 2.2mm 的安装孔，产品使用在震动环境的客户可以安装固定螺丝，提高产品连接的可靠性。



注：标 \* 尺寸公差±0.2mm。

### ● 软件支持：

操作系统	Linux6.1.99+Qt5.15.11、Android14、Ubuntu20.04 (22.04、24.04)			
操作系统 适配明细	TAJ3568-I	2GB	32GB	Linux6.1.99、Android14、Ubuntu20.04 (22.04、24.04)
		4GB	32GB	Linux6.1.99、Android14、Ubuntu20.04 (22.04、24.04)
		8GB	64GB	Linux6.1.99、Android14、Ubuntu20.04 (22.04、24.04)
	TAJ3568-I	2GB	32GB	Linux6.1.99、Android14、Ubuntu20.04 (22.04、24.04)
		4GB	32GB	Linux6.1.99、Android14、Ubuntu20.04 (22.04、24.04)
		8GB	64GB	Linux6.1.99、Android14、Ubuntu20.04 (22.04、24.04)
	注：系统标 * 的表示正在适配； 底色标浅灰色的配置为全国产配置。			
系统烧写 方式	<ul style="list-style-type: none"> <li>• SD 卡</li> <li>• USB OTG</li> </ul>			

## ● 外设支持清单：

Linux6.1 驱动 支持列表	接口	功能	方案
	IIC	电容触摸	FT5x06
IIC	电容触摸	GT928	
IIC	RTC	PCF8563T	
SDIO	Wi-Fi	AW-CM358SM	
UART	BT		
USB	UVC 摄像头	罗技 C270	
USB	4G	移远 EM05-CE R2.0 (驱动兼容 EC20-CEHDLG)	
USB	5G	移远 RM500U	
USB	USB转4串口	XR21V1414	
MIPI-CSI	摄像头	OV13850	
PCIe	千兆以太网	-	
MIPI-DSI	10.1 英寸液晶屏	TAJ1047-V0电容触摸, 1280×800 分辨率	
eDP	12.5 英寸液晶屏	BOE NV125FHM-N82, 1920×1080分辨率	
RGMII	千兆以太网	RTL8211FSI-CG	
PWM	LCD 背光	通用	
UART	通用	通用	
SPI	通用	通用	
GPIO	通用	通用	
Android14 驱动支持列表	接口	功能	方案
	IIC	电容触摸	FT5x06
IIC	电容触摸	GT928	
IIC	RTC	PCF8563T	
SDIO	Wi-Fi	AW-CM358SM	
UART	BT		
USB	UVC 摄像头	罗技 C270	
USB	4G	移远 EM05-CE R2.0 (驱动兼容 EC20-CEHDLG)	
USB	5G	移远 RM500U	
MIPI-CSI	摄像头	OV13850	
MIPI-DSI	10.1 英寸液晶屏	TAJ1047-V0电容触摸, 1280×800 分辨率	
eDP	12.5 英寸液晶屏	BOE NV125FHM-N82, 1920×1080分辨率	
RGMII	千兆以太网	RTL8211FSI-CG	
PWM	LCD 背光	通用	
UART	通用	通用	
SPI	通用	通用	
GPIO	通用	通用	

## ● 产品资料清单：

<b>Linux6.1 资料列表</b>	使用手册、编译指导手册、Linux 内核源码、文件系统、出厂镜像、开发环境 VM Ubuntu 镜像、ftp工具、YUV视频播放工具、摄像头测试工具、SD烧写卡制作工具、USB OTG烧写工具、量产烧录工具、驱动安装工具、固件烧录工具、串口识别驱动安装工具
<b>Android14 资料列表</b>	使用手册、编译指导手册、Linux 内核源码、文件系统、出厂镜像、开发环境 VM Ubuntu 镜像、ftp工具、YUV视频播放工具、摄像头测试工具、SD烧写卡制作工具、USB OTG烧写工具
<b>硬件资料列表</b>	硬件手册、硬件设计指南、引脚功能复用表、核心板三维图(STEP)、数据手册、核心板2D CAD 图

## ● 订货型号清单：

规格型号	核心数	CPU 主频	RAM	ROM	工作温度	供货状态
TAJ3568-C+D42G32GBxx: xx	4 ×A55	2.0GHz	2GB	32GB	0~+80℃	批量
TAJ3568-C+D44G32GBxx: xx	4 ×A55	2.0GHz	4GB	32GB	0~+80℃	批量
TAJ3568-C+D48G64GBxx: xx	4 ×A55	2.0GHz	8GB	64GB	0~+80℃	批量
TAJ3568-I+D42G32GBxx: xx	4 ×A55	1.8GHz	2GB	32GB	-40~+85℃	批量
TAJ3568-I+D44G32GBxx: xx	4 ×A55	1.8GHz	4GB	32GB	-40~+85℃	批量
TAJ3568-I+D48G64GBxx: xx	4 ×A55	1.8GHz	8GB	64GB	-40~+85℃	批量

## ● 核心板命名规则：

A	B	-	C	+	D	E	F	G	H	:	J	K
---	---	---	---	---	---	---	---	---	---	---	---	---

本表描述了核心板编号的术语，以确定核心板的特性（例如：CPU、频率、温度等级、版本等）。

字段	字段描述	值	说明
A	产品线标识	TAJ	核心板
B	CPU 名称	3568	瑞芯微RK3568主芯片
-	分段标识	-	-
C	运行温度	C	0 to 80℃ 商业级
		I	-40 to 85℃ 工业级
+	分段标识	+	此标识之后为配置参数部分
D	DDR类型	D3	D3为DDR3
		D4	D4为DDR4
		L4/LX	L4为LPDDR4;LX为LPDDR4X
		L5	L5为LPDDR5
		4G	4GB

E	(单位: Byte)	8G	8GB
F	单ROM容量 (单位: Byte)	32G	32GB
		64G	64GB
G	连接方式	B	B为板对板连接器
H	PCB 版本号	10	V1.0
		11	V1.1
		xx	Vx.x
:	分隔符	:	此符号之后为厂家内部标识, 对客户使用无影响
JK	厂家内部标识	xx	此内容为厂家内部标识, 对客户使用无影响, 默认ST

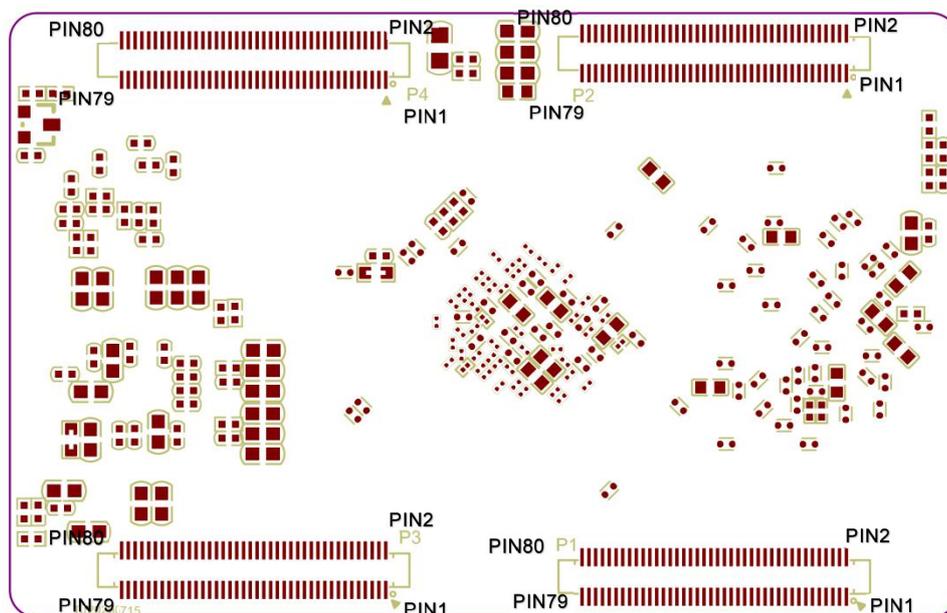
## ● 技术服务:

- (1) 协助底板设计和测试, 减少硬件设计失误;
- (2) 协助解决按照用户手册操作出现的异常问题;
- (3) 协助产品故障判定;
- (4) 协助正确编译与运行所提供的源代码;
- (5) 协助进行产品二次开发;
- (6) 提供长期的售后服务。

## ● 核心板引脚定义

核心板引脚排列:

核心板 B2B 连接器分别为P1、P2、P3, P4引脚排列如下图所示;



核心板引脚定义:

连接器 引脚号	CPU 球号	核心板引脚功能	开发板引脚功 能	引脚方 向选择	电平域电 压	开发板引脚功能 描述	开发板应 用接口	复位 状态
P1								
P1-1	-	GND	GND	-	-	GND	GND	-
P1-2	-	GND	GND	-	-	GND	GND	-
P1-3	R1	R1_USB2_HOST2_DM	USB2_HOST2_D_N	I/O	0.9V/1.8V/3.3V	USB2_HOST2数据-	USB-A接口	-
P1-4	V5	V5_I2C2_SCL_M1	I2C2_SCL_M1	I/O	1.8V	I2C2时钟引脚	RTC/触摸/摄像头	Input_PD
P1-5	R2	R2_USB2_HOST2_DP	USB2_HOST2_D_P	I/O	0.9V/1.8V/3.3V	USB2_HOST2数据+	USB-A接口	-
P1-6	V6	V6_I2C2_SDA_M1	I2C2_SDA_M1	I/O	1.8V	I2C2数据引脚	RTC/触摸/摄像头	Input_PD
P1-7	-	GND	GND	-	-	GND	GND	-
P1-8	V4	V4_GMAC1_RXER_M1	CAMO_PWRDN	I/O	1.8V	OV13850摄像头使能	摄像头接口	Input_PD
P1-9	T1	T1_USB2_HOST3_DM	USB2_HOST3_D_N	I/O	0.9V/1.8V/3.3V	USB2_HOST3数据-	USB-A接口	-
P1-10	U3	U3_CIF_CLKOUT	CIF_CLKOUT	I/O	1.8V	OV13850摄像头工作时钟	摄像头接口	Input_PD

# 产品规格书

TAJ3568-C/TAJ3568-I核心板系列

P1-11	T2	T2_USB2_HOST3_DP	USB2_HOST3_D_P	I/O	0.9V/1.8V/3.3V	USB2_HOST3数据+	USB-A接口	-
P1-12	-	GND	GND	-	-	GND	GND	-
P1-13	-	GND	GND	-	-	GND	GND	-
P1-14	U5	U5_GMAC1_MDC_M1	GMAC1_MDC_M1	I/O	1.8V	GMAC1管理总线时钟	ETH1网口电路	Input_PD
P1-15	AC3	AC3_PWM14	PWM14	I/O	3.3V	LVDS屏幕背光控制信号	LVDS接口	Input_PD
P1-16	U4	U4_GMAC1_MDIO_M1	GMAC1_MDIO_M1	I/O	1.8V	GMAC1管理总线数据	ETH1网口电路	Input_PD
P1-17	AH4	AH4_LCDC_CL	SPI2_CLK_M1	I/O	3.3V	SPI2时钟信号	外部接口端子	Input_PD
P1-18	-	GND	GND	-	-	GND	GND	-
P1-19	AC4	AC4_LCDC_DEN	UART5_RX_M1	I/O	3.3V	UART5接收引脚	外部接口端子	Input_PD
P1-20	Y5	Y5_GMAC1_TXD3_M1	GMAC1_TXD3_M1	I/O	1.8V	GMAC1发送数据3	ETH1网口电路	Input_PD
P1-21	AA7	AA7_LCDC_VSYNC	UART5_TX_M1	I/O	3.3V	UART5发送引脚	外部接口端子	Input_PD
P1-22	Y6	Y6_GMAC1_TXD2_M1	GMAC1_TXD2_M1	I/O	1.8V	GMAC1发送数据2	ETH1网口电路	Input_PD
P1-23	AD1	AD1_LCDC_HSYNC	GPI03_C1_d	I/O	3.3V	普通GPIO	外部接口端子	Input_PD
P1-24	Y1	Y1_GMAC1_TXD1_M1	GMAC1_TXD1_M1	I/O	1.8V	GMAC1发送数据1	ETH1网口电路	Input_PD
P1-25	-	GND	GND	-	-	GND	GND	-
P1-26	Y2	Y2_GMAC1_TXD0_M1	GMAC1_TXD0_M1	I/O	1.8V	GMAC1发送数据0	ETH1网口电路	Input_PD
P1-27	AD2	AD2_LCDC_D23	UART3_RX_M1	I/O	3.3V	UART3接收引脚	外部接口端子	Input_PD
P1-28	W2	W2_GMAC1_TXEN_M1	GMAC1_TXEN_M1	I/O	1.8V	GMAC1发送控制	ETH1网口电路	Input_PD
P1-29	AD4	AD4_LCDC_D22	UART3_TX_M1	I/O	3.3V	UART3发送引脚	外部接口端子	Input_PD
P1-30	AA3	AA3_GMAC1_TXCLK_M1	GMAC1_TXCLK_M1	I/O	1.8V	GMAC1发送时钟	ETH1网口电路	Input_PD
P1-31	AE3	AE3_LCDC_D21	GPI03_B6_d	I/O	3.3V	普通GPIO	外部接口端子	Input_PD
P1-32	-	GND	GND	-	-	GND	GND	-
P1-33	AE2	AE2_LCDC_D20	GPI03_B5_d	I/O	3.3V	普通GPIO	外部接口端子	Input_PD
P1-34	Y4	Y4_GMAC1_RXD3_M1	GMAC1_RXD3_M1	I/O	1.8V	GMAC1接收数据3	ETH1网口电路	Input_PD
P1-35	AE1	AE1_LCDC_D19	GPI03_B4_d	I/O	3.3V	普通GPIO	外部接口	Input

							端子	t_PD
P1-36	AA2	AA2_GMAC1_RXD2_M1	GMAC1_RXD2_M1	I/O	1.8V	GMAC1接收数据2	ETH1网口电路	Input_PD
P1-37	AF1	AF1_LCDC_D18	GPI03_B3_d	I/O	3.3V	普通GPIO	外部接口端子	Input_PD
P1-38	V7	V7_GMAC1_RXD1_M1	GMAC1_RXD1_M1	I/O	1.8V	GMAC1接收数据1	ETH1网口电路	Input_PD
P1-39	AF2	AF2_LCDC_D17	UART4_TX_M1	I/O	3.3V	UART4发送引脚	外部接口端子	Input_PD
P1-40	W1	W1_GMAC1_RXD0_M1	GMAC1_RXD0_M1	I/O	1.8V	GMAC1接收数据0	ETH1网口电路	Input_PD
P1-41	AG1	AG1_LCDC_D16	UART4_RX_M1	I/O	3.3V	UART4接收引脚	外部接口端子	Input_PD
P1-42	V2	V2_GMAC1_RXDV_CRSM1	GMAC1_RXDV_CRSM1	I/O	1.8V	GMAC1接收控制	ETH1网口电路	Input_PD
P1-43	-	GND	GND	-	-	GND	GND	-
P1-44	Y3	Y3_GMAC1_RXCLK_M1	GMAC1_RXCLK_M1	I/O	1.8V	GMAC1接收时钟	ETH1网口电路	Input_PD
P1-45	AG2	AG2_LCDC_D15	GPI03_B0_d	I/O	3.3V	普通GPIO	外部接口端子	Input_PD
P1-46	-	GND	GND	-	-	GND	GND	-
P1-47	AH2	AH2_LCDC_D14	GPI03_A7_d	I/O	3.3V	普通GPIO	外部接口端子	Input_PD
P1-48	V1	V1_ETH1_REFCLK0_25M_M1	ETH1_REFCLK0_25M_M1	I/O	1.8V	GMAC1参考时钟输出	ETH1网口电路	Input_PD
P1-49	AG3	AG3_LCDC_D13	GPI03_A6_d	I/O	3.3V	普通GPIO	外部接口端子	Input_PD
P1-50	U2	U2_GMAC1_MCLKINOUT_M1	GMAC1_MCLKINOUT_M1	I/O	1.8V	GMAC1同步时钟输入	ETH1网口电路	Input_PD
P1-51	AH3	AH3_LCDC_D12	GPI03_A5_d	I/O	3.3V	普通GPIO	外部接口端子	Input_PD
P1-52	AA1	AA1_GPI03_D4_d	WIFI_REG_ON	I/O	1.8V	WiFi模组内部电源使能	WiFi电路	Input_PD
P1-53	AF4	AF4_LCDC_D11	GPI03_A4_d	I/O	3.3V	ETH0网口复位	ETH0网口电路	Input_PD
P1-54	AA5	AA5_GPI03_D5_d	BT_REG_ON	I/O	1.8V	BT模组内部电源使能	BT电路	Input_PD
P1-55	AG4	AG4_LCDC_D10	GPI03_A3_d	I/O	3.3V	ETH0网口中断	ETH0网口电路	Input_PD
P1-56	AB5	AB5_SDMMC2_D2_MO	SDMMC2_D2_MO	I/O	1.8V	SDMMC2数据引脚2	WiFi电路	Input_PD
P1-57	AE5	AE5_LCDC_D9	GPI03_A2_d	I/O	3.3V	ETH1网口复位	ETH1网口电路	Input_PD
P1-58	AB1	AB1_SDMMC2_D3_MO	SDMMC2_D3_MO	I/O	1.8V	SDMMC2数据引脚3	WiFi电路	Input_PD

P1-59	AB8	AB8_LCDC_D8	GPI03_A1_d	I/O	3.3V	ETH1网口中断	ETH1网口电路	Input_PD
P1-60	Y7	Y7_SDMMC2_CMD_M0	SDMMC2_CMD_M0	I/O	1.8V	SDMMC2命令线	WiFi电路	Input_PD
P1-61	-	GND	GND	-	-	GND	GND	-
P1-62	AC1	AC1_SDMMC2_CLK_M0	SDMMC2_CLK_M0	I/O	1.8V	SDMMC2时钟线	WiFi电路	Input_PD
P1-63	AH5	AH5_LCDC_D7	SPI2_MISO_M1	I/O	3.3V	SPI2主入从出	外部接口端子	Input_PD
P1-64	AC5	AC5_SDMMC2_DO_M0	SDMMC2_DO_M0	I/O	1.8V	SDMMC2数据引脚0	WiFi电路	Input_PD
P1-65	AD6	AD6_LCDC_D6	SPI2_MOSI_M1	I/O	3.3V	SPI2主出从入	外部接口端子	Input_PD
P1-66	AA6	AA6_SDMMC2_D1_M0	SDMMC2_D1_M0	I/O	1.8V	SDMMC2数据引脚1	WiFi电路	Input_PD
P1-67	AF6	AF6_LCDC_D5	SPI2_CS0_M1	I/O	3.3V	SPI2片选0信号	外部接口端子	Input_PD
P1-68	-	GND	GND	-	-	GND	GND	-
P1-69	AF5	AF5_LCDC_D4	SPI2_CS1_M1	I/O	3.3V	SPI2片选1信号	外部接口端子	Input_PD
P1-70	AB9	AB9_GPI04_D2_d	PHONE_DET	I/O	3.3V	耳机插拔检测	耳机接口	Input_PD
P1-71	AC7	AC7_LCDC_D3	SPI0_CLK_M1	I/O	3.3V	SPI0时钟信号	外部接口端子	Input_PD
P1-72	AD8	AD8_GPI04_C5_d	TP_RST	I/O	3.3V	LCD触摸复位	外部接口端子	Input_PD
P1-73	AC8	AC8_LCDC_D2	SPI0_CS0_M1	I/O	3.3V	SPI0片选0信号	外部接口端子	Input_PD
P1-74	AE8	AE8_GPI04_C6_d	TP_INT	I/O	3.3V	LCD触摸中断	外部接口端子	Input_PD
P1-75	AD7	AD7_LCDC_D1	SPI0_MOSI_M1	I/O	3.3V	SPI0主出从入	外部接口端子	Input_PD
P1-76	AH7	AH7_GPI04_C4_d	EDP_HPD_M0	I/O	3.3V	eDP显示插拔检测	eDP显示接口	Input_PD
P1-77	AG6	AG6_LCDC_D0	SPI0_MISO_M1	I/O	3.3V	SPI0主入从出	外部接口端子	Input_PD
P1-78	AC2	AC2_GPI03_C5_d	LCD_nPWREN	I/O	3.3V	LVDS屏幕电源使能信号	LVDS接口	Input_PD
P1-79	-	GND	GND	-	-	GND	GND	-
P1-80	-	GND	GND	-	-	GND	GND	-
P2								
P2-1	-	GND	GND	-	-	GND	GND	-
P2-2	-	GND	GND	-	-	GND	GND	-
P2-3	G20	G20_ADC_VIN6	ADC_VIN6	I	1.8V	底板未使用	底板未使	-

							用	
P2-4	A22	NC	NC	-	-	NC	NC	-
P2-5	F21	F21_ADC_VIN7	ADC_VIN7	I	1.8V	底板未使用	底板未使用	-
P2-6	C24	NC	NC	-	-	NC	NC	-
P2-7	G21	G21_ADC_VIN4	ADC_VIN4	I	1.8V	底板未使用	底板未使用	-
P2-8	D23	NC	NC	-	-	NC	NC	-
P2-9	E23	E23_ADC_VIN3	ADC_VIN3	I	1.8V	底板未使用	底板未使用	-
P2-10	F20	NC	NC	-	-	NC	NC	-
P2-11	F22	F22_ADC_VIN5	ADC_VIN5	I	1.8V	底板未使用	底板未使用	-
P2-12	A27	NC	NC	-	-	NC	NC	-
P2-13	C26	C26_ADC_VIN1	ADC_VIN1	I	1.8V	底板未使用	底板未使用	-
P2-14	C23	C23_FSPI_CS0n	FSPI_CS0n	I/O	1.8V	Flash片选引脚	Flash电路	Input_PU
P2-15	D24	D24_ADC_VIN2	ADC_VIN2	I	1.8V	耳机线控	耳机接口	-
P2-16	D26	D26_GPIO2_B1_d	UART8_RTSn_M0	I/O	1.8V	UART8发送请求	BT电路	Input_PD
P2-17	B27	B27_ADC_VINO_KEY/RECOVERY	ADC_VINO_KEY/RECOVERY	I	1.8V	BOOT/按键电路	按键	-
P2-18	E25	E25_GPIO2_B2_u	UART8_CTSn_M0	I/O	1.8V	UART8发送允许	BT电路	Input_PU
P2-19	-	GND	GND	-	-	GND	GND	-
P2-20	-	GND	GND	-	-	GND	GND	-
P2-21	D18	D18_I2C3_SDA_M0	I2C3_SDA_M0	I/O	3.3V	I2C3数据引脚	RTC电路	Input_PU
P2-22	H24	H24_GMAC0_MDC	GMAC0_MDC	I/O	1.8V	GMAC0管理总线时钟	ETH0网口电路	Input_PD
P2-23	E18	E18_I2C3_SCL_M0	I2C3_SCL_M0	I/O	3.3V	I2C3时钟引脚	RTC电路	Input_PU
P2-24	H23	H23_GMAC0_MDIO	GMAC0_MDIO	I/O	1.8V	GMAC0管理总线数据	ETH0网口电路	Input_PD
P2-25	F18	F18_GPIO1_A4_d	TP_INT_LVDS	I/O	3.3V	LVDS屏幕触摸中断信号	LVDS接口	Input_PD
P2-26	-	GND	GND	-	-	GND	GND	-
P2-27	D20	D20_GPIO1_B0_d	TP_RST_LVDS	I/O	3.3V	LVDS屏幕触摸复位信号	LVDS接口	Input_PD
P2-28	C28	C28_GMAC0_TXD3	GMAC0_TXD3	I/O	1.8V	GMAC0发送数据3	ETH0网口电路	Input_PU
P2-29	E20	E20_GPIO1_B1_d	5G_PWR	I/O	3.3V	5G电源使能	5G m.2接口	Input_PD

P2-30	C27	C27_GMACO_TXD2	GMACO_TXD2	I/O	1.8V	GMACO发送数据2	ETH0网口电路	Input_PU
P2-31	A21	A21_GPIO1_B2_d	5G_RESET	I/O	3.3V	5G模组复位	5G m.2接口	Input_PD
P2-32	G27	G27_GMACO_TXD1	GMACO_TXD1	I/O	1.8V	GMACO发送数据1	ETH0网口电路	Input_PU
P2-33	-	GND	GND	-	-	GND	GND	-
P2-34	F28	F28_GMACO_TXD0	GMACO_TXD0	I/O	1.8V	GMACO发送数据0	ETH0网口电路	Input_PU
P2-35	J28	J28_EDP_TX_D0P	EDP_TX0_P	0	0.9V/1.8V	eDP显示数据0+	eDP显示接口	-
P2-36	G28	G28_GMACO_TXEN	GMACO_TXEN	I/O	1.8V	GMACO发送控制	ETH0网口电路	Input_PU
P2-37	K27	K27_EDP_TX_D0N	EDP_TX0_N	0	0.9V/1.8V	eDP显示数据0-	eDP显示接口	-
P2-38	D27	D27_GMACO_TXCLK	GMACO_TXCLK	I/O	1.8V	GMACO发送时钟	ETH0网口电路	Input_PD
P2-39	-	GND	GND	-	-	GND	GND	-
P2-40	-	GND	GND	-	-	GND	GND	-
P2-41	K28	K28_EDP_TX_D1P	EDP_TX1_P	0	0.9V/1.8V	eDP显示数据1+	eDP显示接口	-
P2-42	E28	E28_GMACO_RXD3	GMACO_RXD3	I/O	1.8V	GMACO接收数据3	ETH0网口电路	Input_PU
P2-43	L27	L27_EDP_TX_D1N	EDP_TX1_N	0	0.9V/1.8V	eDP显示数据1-	eDP显示接口	-
P2-44	E27	E27_GMACO_RXD2	GMACO_RXD2	I/O	1.8V	GMACO接收数据2	ETH0网口电路	Input_PU
P2-45	-	GND	GND	-	-	GND	GND	-
P2-46	H25	H25_GMACO_RXD1	GMACO_RXD1	I/O	1.8V	GMACO接收数据1	ETH0网口电路	Input_PD
P2-47	L28	L28_EDP_TX_D2P	EDP_TX2_P	0	0.9V/1.8V	eDP显示数据2+	eDP显示接口	-
P2-48	F27	F27_GMACO_RXD0	GMACO_RXD0	I/O	1.8V	GMACO接收数据0	ETH0网口电路	Input_PU
P2-49	M27	M27_EDP_TX_D2N	EDP_TX2_N	0	0.9V/1.8V	eDP显示数据2-	eDP显示接口	-
P2-50	F24	F24_GMACO_RXDV_CRS	GMACO_RXDV_CRS	I/O	1.8V	GMACO接收控制	ETH0网口电路	Input_PD
P2-51	-	GND	GND	-	-	GND	GND	-
P2-52	B28	B28_GMACO_RXCLK	GMACO_RXCLK	I/O	1.8V	GMACO接收时钟	ETH0网口电路	Input_PU
P2-53	M28	M28_EDP_TX_D3P	EDP_TX3_P	0	0.9V/1.8V	eDP显示数据3+	eDP显示接口	-
P2-54	-	GND	GND	-	-	GND	GND	-

# 产品规格书

TAJ3568-C/TAJ3568-I核心板系列

P2-55	N27	N27_EDP_TX_D3N	EDP_TX3_N	0	0.9V/1.8V	eDP显示数据3-	eDP显示接口	-
P2-56	G23	G23_ETH0_REFCLK0_25M	ETH0_REFCLK0_25M	I/O	1.8V	GMAC0参考时钟输出	ETH0网口电路	Input_PD
P2-57	-	GND	GND	-	-	GND	GND	-
P2-58	F25	F25_GMAC0_MCLKINOUT	GMAC0_MCLKINOUT	I/O	1.8V	GMAC0同步时钟输入	ETH0网口电路	Input_PD
P2-59	L25	L25_EDP_TX_AUXP	EDP_AUX_P	0	0.9V/1.8V	eDP显示时钟+	eDP显示接口	-
P2-60	F26	F26_GMAC0_RXER	UART8_TX_MO	I/O	1.8V	UART8数据发送	BT电路	Input_PD
P2-61	M25	M25_EDP_TX_AUXN	EDP_AUX_N	0	0.9V/1.8V	eDP显示时钟-	eDP显示接口	-
P2-62	E26	E26_GPIO2_C6_d	UART8_RX_MO	I/O	1.8V	UART8数据接收	BT电路	Input_PD
P2-63	-	GND	GND	-	-	GND	GND	-
P2-64	-	GND	GND	-	-	GND	GND	-
P2-65	AE26	AE26_GPIO0_D3_d	BT_HOST_WAKE_B	I/O	1.8V	蓝牙主机唤醒信号	蓝牙电路	PD
P2-66	H26	H26_SDMMC0_D2	SDMMC0_D2	I/O	1.8V/3.3V	SDMMC0数据2	TF卡接口	Input_PU
P2-67	AD25	AD25_GPIO0_D5_d	BT_WAKE_B	I/O	1.8V	蓝牙唤醒信号	蓝牙电路	PD
P2-68	J23	J23_SDMMC0_D3	SDMMC0_D3	I/O	1.8V/3.3V	SDMMC0数据3	TF卡接口	Input_PU
P2-69	AB23	AB23_GPIO0_D4_d	WIFI_HOST_WAKE_B	I/O	1.8V	WiFi主机唤醒信号	WiFi电路	PD
P2-70	H27	H27_SDMMC0_CMD	SDMMC0_CMD	I/O	1.8V/3.3V	SDMMC0命令线	TF卡接口	Input_PU
P2-71	AC24	AC24_GPIO0_D6_d	CAM0_nRST	I/O	1.8V	OV1385摄像头复位信号	摄像头接口	Input_PD
P2-72	Y22	Y22_SDMMC0_DET_L	SDMMC0_DET_L	I/O	3.3V	SDMMC0插拔检测引脚	TF卡接口	Input_PU
P2-73	-	GND	GND	-	-	GND	GND	-
P2-74	H28	H28_SDMMC0_CLK	SDMMC0_CLK	I/O	1.8V/3.3V	SDMMC0时钟线	TF卡接口	Input_PD
P2-75	P25	P25_USB3_HOST1_DM	USB3HOST1_D_P	I/O	0.9V/1.8V/3.3V	USBHOST1数据-	M.2keyB 5G接口	-
P2-76	J25	J25_SDMMC0_D0	SDMMC0_D0	I/O	1.8V/3.3V	SDMMC0数据0	TF卡接口	Input_PU
P2-77	P24	P24_USB3_HOST1_DP	USB3HOST1_D_N	I/O	0.9V/1.8V/3.3V	USBHOST1数据+	M.2keyB 5G接口	-
P2-78	J24	J24_SDMMC0_D1	SDMMC0_D1	I/O	1.8V/3.3V	SDMMC0数据1	TF卡接口	Input_PU
P2-79	-	GND	GND	-	-	GND	GND	-

P2-80	-	GND	GND	-	-	GND	GND	-
P3								
P3-1	-	GND	GND	-	-	GND	GND	-
P3-2	-	GND	GND	-	-	GND	GND	-
P3-3	AE9	AE9_MIPI_CSI_RX_D3N	MIPI_CSI_RX_D3N	I	0.9V/1.8V	OV13850摄像头数据3-	摄像头接口	-
P3-4	AF8	AF8_GPIO4_C2_d	CAN1_RX_M1	I/O	3.3V	CAN1接收引脚	CAN1接口	Input_PD
P3-5	AD9	AD9_MIPI_CSI_RX_D3P	MIPI_CSI_RX_D3P	I	0.9V/1.8V	OV13850摄像头数据3+	摄像头接口	-
P3-6	AA11	AA11_GPIO4_C3_d	CAN1_TX_M1	I/O	3.3V	CAN1发送引脚	CAN1接口	Input_PD
P3-7	-	GND	GND	-	-	GND	GND	-
P3-8	-	GND	GND	-	-	GND	GND	-
P3-9	AD11	AD11_MIPI_CSI_RX_D2N	MIPI_CSI_RX_D2N	I	0.9V/1.8V	OV13850摄像头数据2-	摄像头接口	-
P3-10	AD12	AD12_MIPI_DSI_TX1_D3P	MIPI_DSI_TX1_D3_P	O	0.9V/1.8V	MIPI_DSI数据3+	MIPI_DSI显示接口	-
P3-11	AE11	AE11_MIPI_CSI_RX_D2P	MIPI_CSI_RX_D2P	I	0.9V/1.8V	OV13850摄像头数据2+	摄像头接口	-
P3-12	AE12	AE12_MIPI_DSI_TX1_D3N	MIPI_DSI_TX1_D3_N	O	0.9V/1.8V	MIPI_DSI数据3-	MIPI_DSI显示接口	-
P3-13	-	GND	GND	-	-	GND	GND	-
P3-14	-	GND	GND	-	-	GND	GND	-
P3-15	AH9	AH9_MIPI_CSI_RX_CLK1N	MIPI_CSI_RX_CLK1N	I	0.9V/1.8V	OV13850摄像头时钟1-	底板未使用	-
P3-16	AD14	AD14_MIPI_DSI_TX1_D2P	MIPI_DSI_TX1_D2_P	O	0.9V/1.8V	MIPI_DSI数据2+	MIPI_DSI显示接口	-
P3-17	AG9	AG9_MIPI_CSI_RX_CLK1P	MIPI_CSI_RX_CLK1P	I	0.9V/1.8V	OV13850摄像头时钟1+	底板未使用	-
P3-18	AC14	AC14_MIPI_DSI_TX1_D2N	MIPI_DSI_TX1_D2_N	O	0.9V/1.8V	MIPI_DSI数据2-	MIPI_DSI显示接口	-
P3-19	-	GND	GND	-	-	GND	GND	-
P3-20	-	GND	GND	-	-	GND	GND	-
P3-21	AH11	AH11_MIPI_CSI_RX_D1N	MIPI_CSI_RX_D1N	I	0.9V/1.8V	OV13850摄像头数据1-	摄像头接口	-
P3-22	AD15	AD15_MIPI_DSI_TX1_CLK_P	MIPI_DSI_TX1_CLK_P	O	0.9V/1.8V	MIPI_DSI时钟+	MIPI_DSI显示接口	-
P3-23	AG11	AG11_MIPI_CSI_RX_D1P	MIPI_CSI_RX_D1P	I	0.9V/1.8V	OV13850摄像头数据1+	摄像头接口	-
P3-24	AE15	AE15_MIPI_DSI_TX1_CLK_N	MIPI_DSI_TX1_CLK_N	O	0.9V/1.8V	MIPI_DSI时钟-	MIPI_DSI显示接口	-
P3-25	-	GND	GND	-	-	GND	GND	-

P3-26	-	GND	GND	-	-	GND	GND	-
P3-27	AH12	AH12_MIPI_CSI_RX_D0N	MIPI_CSI_RX_D0N	I	0.9V/1.8V	OV13850摄像头数据0-	摄像头接口	-
P3-28	AD17	AD17_MIPI_DSI_TX1_D1P	MIPI_DSI_TX1_D1P	O	0.9V/1.8V	MIPI_DSI数据1+	MIPI_DSI显示接口	-
P3-29	AG12	AG12_MIPI_CSI_RX_D0P	MIPI_CSI_RX_D0P	I	0.9V/1.8V	OV13850摄像头数据0+	摄像头接口	-
P3-30	AC17	AC17_MIPI_DSI_TX1_D1N	MIPI_DSI_TX1_D1N	O	0.9V/1.8V	MIPI_DSI数据1-	MIPI_DSI显示接口	-
P3-31	-	GND	GND	-	-	GND	GND	-
P3-32	-	GND	GND	-	-	GND	GND	-
P3-33	AH10	AH10_MIPI_CSI_RX_CLK0N	MIPI_CSI_RX_CLK0N	I	0.9V/1.8V	OV13850摄像头时钟0-	摄像头接口	-
P3-34	AD18	AD18_MIPI_DSI_TX1_D0P	MIPI_DSI_TX1_D0P	O	0.9V/1.8V	MIPI_DSI数据0+	MIPI_DSI显示接口	-
P3-35	AG10	AG10_MIPI_CSI_RX_CLK0P	MIPI_CSI_RX_CLK0P	I	0.9V/1.8V	OV13850摄像头时钟0+	摄像头接口	-
P3-36	AE18	AE18_MIPI_DSI_TX1_D0N	MIPI_DSI_TX1_D0N	O	0.9V/1.8V	MIPI_DSI数据0-	MIPI_DSI显示接口	-
P3-37	-	GND	GND	-	-	GND	GND	-
P3-38	-	GND	GND	-	-	GND	GND	-
P3-39	AH13	AH13_MIPI_DSI_TX0_D3P/LVDS_TX0_D3P	LVDS_TX0_D3P	O	0.9V/1.8V	LVDS数据3+	LVDS接口	-
P3-40	-	HPL_OUT	HPL_OUT	O	-	耳机左声道输出	耳机接口	-
P3-41	AG13	AG13_MIPI_DSI_TX0_D3N/LVDS_TX0_D3N	LVDS_TX0_D3N	O	0.9V/1.8V	LVDS数据3-	LVDS接口	-
P3-42	-	HP_SNS	HP_SNS	O	-	耳机输出参考地	耳机接口	-
P3-43	-	GND	GND	-	-	GND	GND	-
P3-44	-	HPR_OUT	HPR_OUT	O	-	耳机右声道输出	耳机接口	-
P3-45	AH15	AH15_MIPI_DSI_TX0_CLKP/LVDS_TX0_CLKP	LVDS_TX0_CLKP	O	0.9V/1.8V	LVDS时钟+	LVDS接口	-
P3-46	-	GND	GND	-	-	GND	GND	-
P3-47	AG15	AG15_MIPI_DSI_TX0_CLKN/LVDS_TX0_CLKN	LVDS_TX0_CLKN	O	0.9V/1.8V	LVDS时钟-	LVDS接口	-
P3-48	-	SPKN_OUT	SPKN_OUT	O	-	扬声器负极驱动输出	扬声器端子	-
P3-49	-	GND	GND	-	-	GND	GND	-
P3-50	-	SPKP_OUT	SPKP_OUT	O	-	扬声器正极驱动输出	扬声器端子	-
P3-51	AH14	AH14_MIPI_DSI_TX0_D2P/LVDS_TX0_D2P	LVDS_TX0_D2P	O	0.9V/1.8V	LVDS数据2+	LVDS接口	-
P3-52	-	GND	GND	-	-	GND	GND	-
P3-53	AG14	AG14_MIPI_DSI_TX0_D2N	LVDS_TX0_D2N	O	0.9V/1.8V	LVDS数据2-	LVDS接口	-

		/LVDS_TX0_D2N	N		V			
P3-54	-	MIC1_INP	MIC1_IN_P	I	-	麦克风正极输入	驻极体电路	-
P3-55	-	GND	GND	-	-	GND	GND	-
P3-56	-	MIC1_INN	MIC1_IN_N	I	-	麦克风负极输入	耳机座子	-
P3-57	AH16	AH16_MIPI_DSI_TX0_D1P /LVDS_TX0_D1P	LVDS_TX0_D1_P	0	0.9V/1.8V	LVDS数据1+	LVDS接口	-
P3-58	-	GND	GND	-	-	GND	GND	-
P3-59	AG16	AG16_MIPI_DSI_TX0_D1N /LVDS_TX0_D1N	LVDS_TX0_D1_N	0	0.9V/1.8V	LVDS数据1-	LVDS接口	-
P3-60	-	GND	GND	-	-	GND	GND	-
P3-61	-	GND	GND	-	-	GND	GND	-
P3-62	-	GND	GND	-	-	GND	GND	-
P3-63	AH17	AH17_MIPI_DSI_TX0_D0P /LVDS_TX0_D0P	LVDS_TX0_D0_P	0	0.9V/1.8V	LVDS数据0+	LVDS接口	-
P3-64	AG7	AG7_HDMITX_SDA	HDMITX_SDA	I/O	3.3V	HDMI I2C数据线	HDMI接口	Input_PU
P3-65	AG17	AG17_MIPI_DSI_TX0_D0N /LVDS_TX0_D0N	LVDS_TX0_D0_N	0	0.9V/1.8V	LVDS数据0-	LVDS接口	-
P3-66	AG8	AG8_HDMITX_SCL	HDMITX_SCL	I/O	3.3V	HDMI I2C时钟线	HDMI接口	Input_PU
P3-67	-	GND	GND	-	-	GND	GND	-
P3-68	-	RK809_PWRON	RK809_PWRON	I	-	开关机信号	按键电路	-
P3-69	-	EXT_EN	EXT_EN	0	-	底板电源使能信号	主电源电路	-
P3-70	AC20	AC20_UART2_RX_MO_DEBU G	UART2_RX_MO	I/O	3.3V	DEBUG串口接收引脚	调试接口	Input_PU
P3-71	-	GND	GND	-	-	GND	GND	-
P3-72	AH24	AH24_UART2_TX_MO_DEBU G	UART2_TX_MO	I/O	3.3V	DEBUG串口发送引脚	调试接口	Input_PU
P3-73	-	GND	GND	-	-	GND	GND	-
P3-74	-	GND	GND	-	-	GND	GND	-
P3-75	-	5V	VDD5V	I	-	核心板主供电	主电源电路	-
P3-76	-	GND	GND	-	-	GND	GND	-
P3-77	-	5V	VDD5V	I	-	核心板主供电	主电源电路	-
P3-78	-	5V	VDD5V	I	-	核心板主供电	主电源电路	-
P3-79	-	5V	VDD5V	I	-	核心板主供电	主电源电路	-
P3-80	-	5V	VDD5V	I	-	核心板主供电	主电源电路	-

P4								
P4-1	-	GND	GND	-	-	GND	GND	-
P4-2	-	GND	GND	-	-	GND	GND	-
P4-3	P27	P27_USB3_OTGO_DP	USB30TGO_D_P	I/O	0.9V/1.8V/3.3V	USBOTGO数据+	USB3.0-A接口	-
P4-4	R27	R27_SERDES_PHY0_RXN	USB30TG_SSRX_N	I	0.9V/1.8V	USB3.0_OTGO接收数据-	USB3.0-A接口	-
P4-5	P28	P28_USB3_OTGO_DM	USB30TGO_D_N	I/O	0.9V/1.8V/3.3V	USBOTGO数据-	USB3.0-A接口	-
P4-6	R28	R28_SERDES_PHY0_RXP	USB30TG_SSRX_P	I	0.9V/1.8V	USB3.0_OTGO接收数据+	USB3.0-A接口	-
P4-7	-	GND	GND	-	-	GND	GND	-
P4-8	-	GND	GND	-	-	GND	GND	-
P4-9	M24	M24_USB3_OTGO_VBUSDET	USB3_OTGO_VBUSDET	I	0.9V/1.8V/3.3V	USBOTGO供电检测	USB3.0-A接口	-
P4-10	T27	T27_SERDES_PHY0_TXN	USB30TG_SSTX_N	O	0.9V/1.8V	USB3.0_OTGO发送数据-	USB3.0-A接口	-
P4-11	L23	L23_USB3_OTGO_ID	USB3_OTGO_ID	I	0.9V/1.8V/3.3V	USBOTGO主从识别	USB3.0-A接口	-
P4-12	T28	T28_SERDES_PHY0_TXP	USB30TG_SSTX_P	O	0.9V/1.8V	USB3.0_OTGO发送数据+	USB3.0-A接口	-
P4-13	-	GND	GND	-	-	GND	GND	-
P4-14	-	GND	GND	-	-	GND	GND	-
P4-15	AE24	AE24_GPIO0_A6_d	PCIE30X2_CLKREQn_M0	I/O	3.3V	PCIE3.0时钟请求信号	PCIE3.0接口	Input_PD
P4-16	U27	U27_SERDES_PHY1_RXN	USB3HOST1_SSRX_N	I	0.9V/1.8V	USB3.0_HOST1接收数据-	M.2keyB 5G接口	-
P4-17	AH26	AH26_GPIO0_B7_HEART	NC	I/O	3.3V	核心板运行指示使用	NC	Input_PD
P4-18	U28	U28_SERDES_PHY1_RXP	USB3HOST1_SSRX_P	I	0.9V/1.8V	USB3.0_HOST1接收数据+	M.2keyB 5G接口	-
P4-19	AF25	AF25_GPIO0_A5_d	PI6C_OE	I/O	3.3V	PCIE3.0同步时钟使能	PCIE3.0接口	Input_PD
P4-20	-	GND	GND	-	-	GND	GND	-
P4-21	AF23	AF23_GPIO0_C1_d	PCIE30_PRSENT	I/O	3.3V	PCIE3.0插入检测信号	PCIE3.0接口	Input_PD
P4-22	V27	V27_SERDES_PHY1_TXN	USB3HOST1_SSTX_N	O	0.9V/1.8V	USB3.0_HOST1发送数据-	M.2keyB 5G接口	-
P4-23	AH25	AH25_GPIO0_C7_d	EDP_LED_EN3.3	I/O	3.3V	eDP屏幕背光使能信号	eDP显示接口	Input_PD
P4-24	V28	V28_SERDES_PHY1_TXP	USB3HOST1_SSTX_P	O	0.9V/1.8V	USB3.0_HOST1发送数据+	M.2keyB 5G接口	-
P4-25	AG23	AG23_PWM3	EDP_PWM3.3	I/O	3.3V	eDP屏幕背光控制信号	eDP显示接口	Input_PD

# 产品规格书

TAJ3568-C/TAJ3568-I核心板系列

P4-26	-	GND	GND	-	-	GND	GND	-
P4-27	AE23	AE23_PWM4	PCIE20_PRSENT	I/O	3.3V	PCIE2.1插入检测信号	PCIE2.1接口	Input_PD
P4-28	V25	V25_SERDES_PHY2_REFCLK_N	PCIE20_REFCLK_N	I	0.9V/1.8V	PCIE2.1参考时钟-	PCIE X1接口	-
P4-29	AD21	AD21_PWM5	MIPI_PWM3.3	I/O	3.3V	MIPI_DSI屏幕背光控制信号	MIPI_DSI显示接口	Input_PD
P4-30	V24	V24_SERDES_PHY2_REFCLK_P	PCIE20_REFCLK_P	I	0.9V/1.8V	PCIE2.1参考时钟+	PCIE X1接口	-
P4-31	AD23	AD23_GPIO0_B0_u	MIPI_EN	I/O	3.3V	MIPI_DSI屏幕使能	MIPI_DSI显示接口	Input_PU
P4-32	-	GND	GND	-	-	GND	GND	-
P4-33	AD22	AD22_GPIO0_C0_d	MIPI_ACC_INT	I/O	3.3V	MIPI_DSI触摸复位信号	MIPI_DSI显示接口	Input_PD
P4-34	Y28	Y28_SERDES_PHY2_RXN	PCIE20_RX_N	I	0.9V/1.8V	PCIE2.1接收数据-	PCIE X1接口	-
P4-35	AC22	AC22_GPIO0_B5_u	PCIE20_WAKEN_MO	I/O	3.3V	PCIE2.1唤醒信号	PCIE2.1接口	Input_PU
P4-36	Y27	Y27_SERDES_PHY2_RXP	PCIE20_RX_P	I	0.9V/1.8V	PCIE2.1接收数据+	PCIE X1接口	-
P4-37	AD20	AD20_GPIO0_C6_d	PCIE30X2_PERSTn_MO	I/O	3.3V	PCIE3.0复位信号	PCIE3.0接口	Input_PD
P4-38	-	GND	GND	-	-	GND	GND	-
P4-39	AC21	AC21_GPIO0_C5_d	PCIE30X2_WAKEN_MO	I/O	3.3V	PCIE3.0唤醒信号	PCIE3.0接口	Input_PD
P4-40	W28	W28_SERDES_PHY2_TXN	PCIE20_TX_N	O	0.9V/1.8V	PCIE2.1发送数据-	PCIE X1接口	-
P4-41	AA20	AA20_GPIO0_B6_u	PCIE20_PERSTN_MO	I/O	3.3V	PCIE2.1复位信号	PCIE2.1接口	Input_PU
P4-42	W27	W27_SERDES_PHY2_TXP	PCIE20_TX_P	O	0.9V/1.8V	PCIE2.1发送数据+	PCIE X1接口	-
P4-43	AG27	AG27_REFCLK_OUT	MIPI_TP_INT	I/O	3.3V	MIPI_DSI触摸中断信号	MIPI_DSI显示接口	Input_PD
P4-44	-	GND	GND	-	-	GND	GND	-
P4-45	-	GND	GND	-	-	GND	GND	-
P4-46	Y25	Y25_PCIE30_REFCLK_P_IN	PCIE30_REFCLK_P	I	0.9V/1.8V	PCIE3.0参考时钟+	PCIE X4接口	-
P4-47	AH27	AH27_RESETn	RESETn	I	3.3V	核心板复位信号	复位按键	Input_PU
P4-48	AA25	AA25_PCIE30_REFCLK_N_IN	PCIE30_REFCLK_N	I	0.9V/1.8V	PCIE3.0参考时钟-	PCIE X4接口	-
P4-49	-	EMMC_BOOT	EMMC_BOOT	I	3.3V	BOOT按键	按键电路	Input_PU
P4-50	-	GND	GND	-	-	GND	GND	-

P4-51	AB18	AB18_HDMI_TX_HPDI	HDMI_TX_HPDI_N	I	0.9V/1.8V	HDMI插拔检测引脚	HDMI接口	-
P4-52	AA28	AA28_PCIE30_TXOP	PCIE30_TX0_P	0	0.9V/1.8V	PCIE3.0数据0+	PCIE X4接口	-
P4-53	AH6	AH6_HDMITX_CEC_MO	HDMITX_CEC_M0	I/O	3.3V	HDMI CEC控制线	HDMI接口	Input_PU
P4-54	AA27	AA27_PCIE30_TXON	PCIE30_TX0_N	0	0.9V/1.8V	PCIE3.0数据0-	PCIE X4接口	-
P4-55	-	GND	GND	-	-	GND	GND	-
P4-56	-	GND	GND	-	-	GND	GND	-
P4-57	AG19	AG19_HDMI_TXCLKN_PORT	HDMI_TXCLK_N	0	0.9V/1.8V	HDMI时钟-	HDMI接口	-
P4-58	AC28	AC28_PCIE30_RXOP	PCIE30_RX0_P	I	0.9V/1.8V	PCIE3.0数据2+	PCIE X4接口	-
P4-59	AH19	AH19_HDMI_TXCLKP_PORT	HDMI_TXCLK_P	0	0.9V/1.8V	HDMI时钟+	HDMI接口	-
P4-60	AC27	AC27_PCIE30_RXON	PCIE30_RX0_N	I	0.9V/1.8V	PCIE3.0数据2-	PCIE X4接口	-
P4-61	-	GND	GND	-	-	GND	GND	-
P4-62	-	GND	GND	-	-	GND	GND	-
P4-63	AH20	AH20_HDMI_TXON_PORT	HDMI_TX0_N	0	0.9V/1.8V	HDMI数据0-	HDMI接口	-
P4-64	AB28	AB28_PCIE30_TX1P	PCIE30_TX1_P	0	0.9V/1.8V	PCIE3.0数据1+	PCIE X4接口	-
P4-65	AG20	AG20_HDMI_TXOP_PORT	HDMI_TX0_P	0	0.9V/1.8V	HDMI数据0+	HDMI接口	-
P4-66	AB27	AB27_PCIE30_TX1N	PCIE30_TX1_N	0	0.9V/1.8V	PCIE3.0数据1-	PCIE X4接口	-
P4-67	-	GND	GND	-	-	GND	GND	-
P4-68	-	GND	GND	-	-	GND	GND	-
P4-69	AH21	AH21_HDMI_TX1N_PORT	HDMI_TX1_N	0	0.9V/1.8V	HDMI数据1-	HDMI接口	-
P4-70	AD28	AD28_PCIE30_RX1P	PCIE30_RX1_P	I	0.9V/1.8V	PCIE3.0数据3+	PCIE X4接口	-
P4-71	AG21	AG21_HDMI_TX1P_PORT	HDMI_TX1_P	0	0.9V/1.8V	HDMI数据1+	HDMI接口	-
P4-72	AD27	AD27_PCIE30_RX1N	PCIE30_RX1_N	I	0.9V/1.8V	PCIE3.0数据3-	PCIE X4接口	-
P4-73	-	GND	GND	-	-	GND	GND	-
P4-74	-	GND	GND	-	-	GND	GND	-
P4-75	AH22	AH22_HDMI_TX2N_PORT	HDMI_TX2_N	0	0.9V/1.8V	HDMI数据2-	HDMI接口	-
P4-76	AG24	AG24_I2C1_SCL	CAN0_TX_MO	I/O	3.3V	CAN0发送引脚	CAN0接口	Input_PU

P4-77	AG22	AG22_HDMI_TX2P_PORT	HDMI_TX2_P	0	0.9V/1.8V	HDMI数据2+	HDMI接口	-
P4-78	AB20	AB20_I2C1_SDA	CANO_RX_MO	I/O	3.3V	CANO接收引脚	CANO接口	Input_PU
P4-79	-	GND	GND	-	-	GND	GND	-
P4-80	-	GND	GND	-	-	GND	GND	-

## ● 行业应用：

在工业、医疗、电力、交通、环境监测、安防、新能源、通信等多个行业，TAJ3568-C/TAJ3568J-C系列核心板以其国产化、高性能、多功能等综合优势、具有竞争力的价格优势及完备的售后技术支持，助力客户产品快速上市，走在行业前沿。



智慧医疗



电力行业



通信



能源化工



智慧城市



工业自动化



智慧交通



安防