

## TAJ3576核心板规格书

文档修订历史:

版本	修订内容	修订	审核	日期
V1.0	创建文档	ZX	TAJ	20250704

目录

TAJ3576-C/TAJ3576-I核心板..... 1

核心板框图: ..... 1

核心板基本参数: ..... 2

核心板功能参数: ..... 3

外观与尺寸: ..... 5

软件支持: ..... 5

外设支持清单: ..... 5

产品资料清单: ..... 6

订货型号清单: ..... 6

核心板命名规则: ..... 6

技术服务: ..... 7

核心板引脚定义..... 7

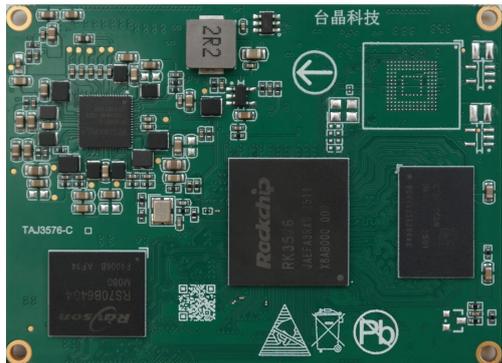
行业应用: ..... 26

## ● TAJ3576-C/TAJ3576-I核心板

TAJ3576-C 与 TAJ3576-I 核心板分别基于 Rockchip RK3576 与 Rockchip RK3576J 处理器开发设计，是一颗高性能，低功耗的应用处理器芯片，集成了 4 个 ARM Cortex-A72 和 4 个 ARM Cortex-A53 高性能核及独立的 NEON 协处理器,适用于 ARM PC、边缘计算、个人移动互联网设备及其它多媒体产品。

内置 6TOPS 超强算力的 NPU，为 AI 应用赋能；内置 3D GPU，能够完全兼容 OpenGL ES1.1/2.0/3.2、OpenCL 2.0 和 Vulkan1.1；带有 MMU 的特殊 2D 硬件引擎将最大限度地提高显示性能，并提供流畅的操作体验。

核心板采用板对板连接方式，可插拔式设计便于产品的安装与维护；



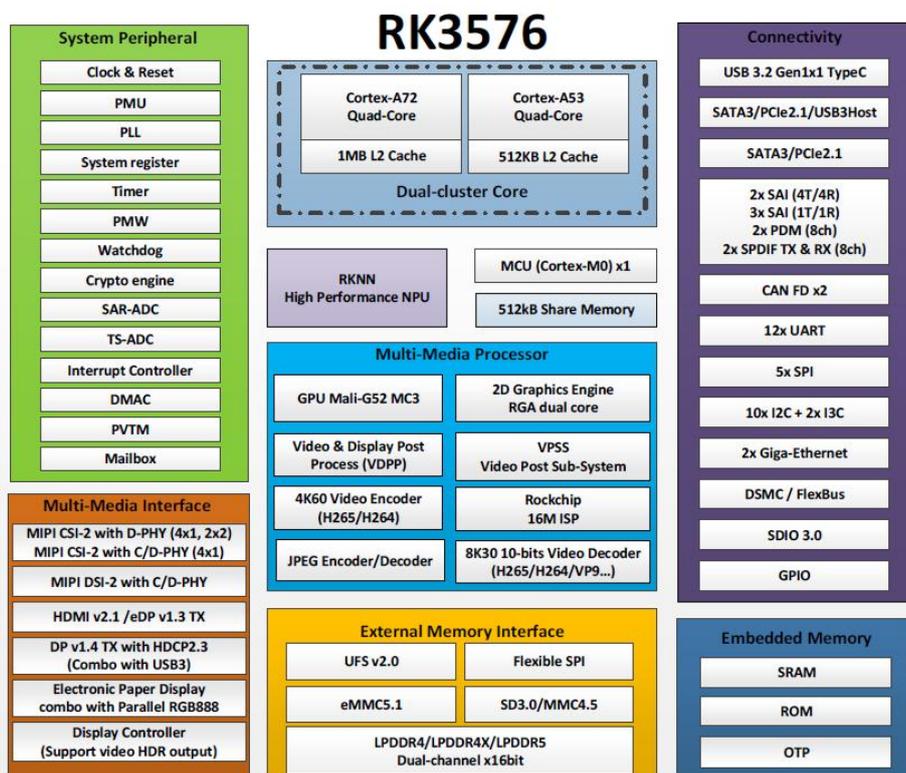
4×A72+4×A53	Big.Little	6TOPS
CPU	处理器架构	NPU
Mali-G52-MC3	8nm	H.265@8Kp30
GPU	制程	高清硬解码

### 产品特点：

- ◆ 先进8nm制程工艺
- ◆ 采用4组100pin板对板连接器，将处理器功能全部引出
- ◆ Firewall实现真正硬件资源隔离
- ◆ 支持并行总线DSMC方便连接FPGA、DSP
- ◆ 五种显示接口：HDMI/eDP、MIPI DSI、parallel、DP、EBC，支持三屏异显
- ◆ 丰富的总线接口，PCIe2.1，USB3.2、CAN-FD等

### ● 核心板框图：

具体硬件的接口功能，可参考如下RK3576芯片框图：



TAJ3576-C/TAJ3576-I 核心板进行了严格的电源完整性和信号完整性仿真设计，通过各项电磁兼容、温度冲击、高温高湿老化、长时间存储压力等测试；稳定可靠，批量供货，用户仅需设计外围电路即可快速实现项目的稳定量产。

## ● 核心板基本参数:

<b>处理器</b>	<b>Rockchip RK3576/RK3576J</b>	
<b>CPU:</b>	4× Cortex-A72@2.2GHz+4× Cortex-A53@2.0GHz	
<b>NPU:</b>	6TOPSINT8 ， 支持 INT4/INT8/INT16/FP16/BF16/TF32	
<b>GPU:</b>	Mali-G52MC3， 支持 OpenGL ES 1.1/2.0/3.2、OpenCL 2.0、Vulkan 1.1	
<b>VPU:</b>	<b>硬编码:</b> <ul style="list-style-type: none"> <li>H.264 、 H.265、 4K@60fps</li> </ul> <b>硬解码:</b> <ul style="list-style-type: none"> <li>H.264 、 H.265、 VP9 ， AV1、 AVS2， 8K@30fps或4K@120fps</li> </ul>	
<b>RAM</b>	4GB/8GB LPDDR4X	
<b>ROM</b>	32GB/64GB eMMC	
<b>工作温度</b>	TAJ3576-C: 0°C ~ +80°C	TAJ3576-I: -40°C ~ +85°C
<b>工作电压</b>	DC 12V	
<b>连接方式</b>	板对板连接器 (4×100Pin, 引脚间距 0.4mm, 合高 1.5mm)	

## ● 核心板功能参数:

功能	数量	参数
MIPI CSI	5	<ul style="list-style-type: none"> <li>·支持 5 个 CSI-2 接口</li> <li>·其中 4 个接口为 2 个 D-PHY v1.2 data-lane, 2.4Gbps/lane</li> <li>·这 4 个接口可以组合成 2 个拥有 4 data-lane 接口</li> <li>·另外 1 个接口支持 4 D-PHY data-lane 或者 3 C-PHY trios</li> <li>·D-PHY v2.0, lane speed is 4.5Gbps</li> <li>·C-PHY v1.1, trio speed is 2.4Gbps</li> </ul>
DVP	1	<ul style="list-style-type: none"> <li>·8/10/12/16-bit 标准DVP接口, 最高150MHz数据输入;</li> <li>·支持 BT.601/BT.656 和 BT.1120 VI 接口;</li> </ul>
HDMI/eDP TX	1	<ul style="list-style-type: none"> <li>·支持1 个 HDMI / eDP TX 组合接口</li> <li>·HDMI 接口</li> <li>·HDMI v2.1</li> <li>·最高支持 4K@120Hz</li> <li>·支持数据格式: RGB/YUV444/YUV422/YUV420 8/10-bit</li> <li>·支持 CEC和ARC</li> <li>·HDCP v2.3 和 HDCP v1.4</li> <li>·eDP接口</li> <li>·eDP v1.3</li> <li>·Main link containing 4 physical lanes</li> <li>·最高支持 4K@60Hz</li> <li>·HDCP v1.3</li> </ul>
DP TX	1	<ul style="list-style-type: none"> <li>·支持1 路 USB / DP 组合接口</li> <li>·USB 接口</li> <li>·USB 3.2 Gen1x1</li> <li>·Dual-Role Device(DRD)</li> <li>·DisplayPort TX 接口</li> <li>·DisplayPort v1.4</li> <li>· Supports 1/2/4 lanes with lane speed including 1.62、2.7、5.4 and 8.1Gbps</li> <li>·支持最高 4K@120Hz</li> <li>·支持数据格式: RGB/YUV444/YUV422/YUV420 8/10-bit</li> <li>·支持 Multi-Stream Transport (MST) with 3 displays</li> <li>·支持 DP Altmode on USB Type-C</li> <li>·支持 HDCP v2.3 and HDCP v1.3</li> </ul>
MIPI DSI	1	<ul style="list-style-type: none"> <li>·支持 1 个MIPI DSI-2 TX 接口</li> <li>·D-PHY v2.0 or C-PHY v1.1</li> <li>·4 data lanes on D-PHY</li> <li>·3 data trios on C-PHY</li> <li>·支持最高 2560 x 1600@60Hz</li> <li>·支持数据格式: RGB (up to 10bit)</li> </ul>
Parallel	1	<ul style="list-style-type: none"> <li>·支持 1 个并行输出接口</li> <li>·支持 RGB/BT.656/BT1120</li> <li>·最高支持 1920 x 1080@60Hz</li> <li>·支持数据格式: RGB (up to 10bit)</li> </ul>
EBC	1	<ul style="list-style-type: none"> <li>·支持 1 个 EBC 输出接口</li> <li>·支持 E-ink EPD (Electronic paper Display)</li> <li>·支持 2560 x 1920 硬解码</li> <li>·支持数据总线宽度: 16-bit</li> <li>·支持高达 32 level gray scale</li> <li>·支持 Direct mode、LUT mode、3-window mode</li> <li>·支持 window display mode</li> </ul>
SAI	≤5	<ul style="list-style-type: none"> <li>·支持 5 个 SAI 接口</li> <li>·SAI 0/1 支持 4 TX lanes 和 4 RX lanes</li> <li>·SAI 2/3/4 支持 1TX lane 和 1 RX lane</li> </ul>

		<ul style="list-style-type: none"> <li>·支持 I2S/TDM/PCM 模式 *2</li> <li>·支持最高采样率: 192KHz</li> <li>·支持音频分辨率: 16bits 到 32bits</li> </ul>
SPDIF TX	≤2	·支持 2 路 SPDIF TX 端口
SPDIF RX	≤2	·支持 2 路 SPDIF RX 端口
PDM	≤2	<ul style="list-style-type: none"> <li>·最高 8 channels, 音频分辨率从16 ~24 位, 采样率达192KHz</li> <li>·支持PDM主接收模式</li> </ul>
Ethernet	≤2	<ul style="list-style-type: none"> <li>·2路GMAC, 提供RGMII / RMII接口引出</li> <li>·支持10/100/1000Mbps数据传输速率</li> </ul>
Combo high speed interface	2	<ul style="list-style-type: none"> <li>·支持 1 个 PCIe2.1/SATA3.1 interface with one data lane</li> <li>·支持 1 个 PCIe2.1/SATA3.1/USB3.2 Gen1x1 interface with one data lane</li> </ul>
USB 2.0 OTG	2	·支持两路USB2.0 OTG
SDIO	≤2	·SDIO v3.0, 4-bit data bus widths
SPI	≤5	<ul style="list-style-type: none"> <li>·支持 two chip-select in each interface</li> <li>·支持 serial-master 和 serial-slave mode</li> </ul>
I2C	≤9	<ul style="list-style-type: none"> <li>·支持7位和10位地址模式</li> <li>·标准模式数据传输速率100k bits/s, 在快速模式下400k bits/s</li> </ul>
I3C	≤2	·支持 2 个 I3C master ports
UART	≤12	<ul style="list-style-type: none"> <li>·内置2路64 bit FIFO, 可分别用于TX和RX</li> <li>·支持5位、6位、7位、8位串行数据收发, 波特率高达4Mbps</li> <li>·12路UART均支持自动流控模式</li> <li>·12路UART均支持RS485模式</li> </ul>
CAN	≤2	<ul style="list-style-type: none"> <li>·遵循 CAN 和 CAN FD 规范</li> <li>·支持CAN标准帧和扩展帧收发</li> <li>·支持8192-bit receive FIFO</li> </ul>
DSMC	≤1	<ul style="list-style-type: none"> <li>·Supports up to select 4 chips</li> <li>·Supports 8-wire and 16-wire serial transfer mode</li> <li>·Supports configurable serial address width:16 bits or 32 bits</li> </ul>
FlexBus	≤1	<ul style="list-style-type: none"> <li>·Supports built-in DMA and ping-pong operation for allocating two address</li> <li>·Supports transmission and receiving mode</li> <li>·Supports single mode and continuous mode</li> </ul>
PWM	≤16	·最高支持16个片上PWM, 具有基于中断的操作, 支持捕获模式
ADC	≤8	·支持8路12bit单端输入SAR-ADC, 采样率高达1MS/s
GPIO	n	<ul style="list-style-type: none"> <li>·所有的 GPIO 可以被用于生成中断</li> <li>·支持电平触发和边沿触发中断</li> <li>·支持配置电平触发极性</li> <li>·支持上升沿触发、下降沿触发和双沿触发中断</li> <li>·支持配置上下拉 (弱上拉和弱下拉)</li> <li>·支持配置驱动能力</li> </ul>

注: 表中参数为硬件设计或CPU理论值。

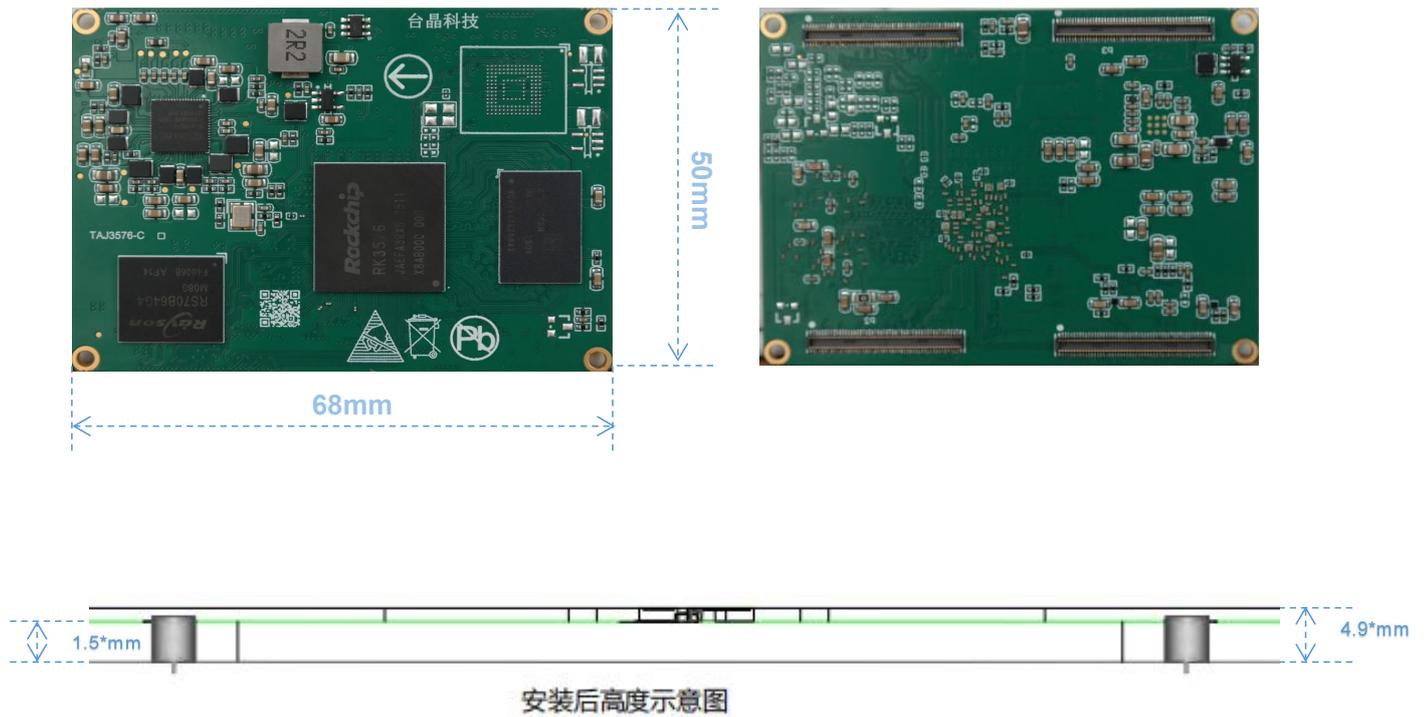
## ● 外观与尺寸:

结构尺寸: 68mm×50mm, 尺寸公差±0.15mm; 更多详细尺寸请见用户资料dxf结构文件。

制版工艺: 厚度1.6mm, 10层沉金 PCB。

连接器: 四个0.4mm间距, 100pin 板对板连接器。连接器尺寸图见附录。

核心板的四角预留了四个直径2.2mm的安装孔, 产品使用在震动环境的客户可以安装固定螺丝, 提高产品连接的可靠性。



注: 标 \* 尺寸公差±0.2mm。

## ● 软件支持:

操作系统	Linux6.1.99+Qt5.15.11、Android 14、Ubuntu20.04 (22.04、24.04)
系统烧写方式	<ul style="list-style-type: none"> <li>• TF 卡</li> <li>• USB OTG</li> </ul>

## ● 外设支持清单:

Linux6.1.99 驱动支持列表	接口	功能	方案
	SDIO	WI-FI	AWCM358SM
	UART	Bluetooth	
	I2C	RTC	RX8010
	I2C	IO扩展	PCAL6524
	SAI	音频芯片	NAU88C22YG
	MIPI/DSI/I2C	7 寸电容触摸屏	TAJ0745-V0, 分辨率 1920 ×1080

PCIe	PCIe to Ethernet	PCIe转RJ485,8111E
MIPI-CSI	Camera	OV13855
USB	USB摄像头	罗技C270,UVC摄像头
USB	4G/5G	移远EM05, RM500U, M.2封装; 驱动兼容EC20
UART	TTL转485	-
RGMII	千兆以太网	RTL8211FSI-CG
CAN	通用	
PWM	通用	
ADC	通用	

## ● 产品资料清单:

<b>Linux6.1.99资料列表</b>	使用手册、编译指导手册、Linux 内核源码、文件系统、出厂镜像、驱动安装工具、下载工具、固件烧录工具、串口识别驱动安装工具、测试例程源码、应用笔记
<b>Android14 资料列表</b>	使用手册、编译指导手册、文件系统、烧写镜像、内核源码、驱动工具、下载工具、烧录工具、开发环境、应用笔记。
<b>硬件资料列表</b>	硬件手册、引脚复用对照表、引脚功能对照表、核心板STEP文件、核心板DXF文件

注：产品发布后陆续提供丰富的资料。

## ● 订货型号清单:

规格型号	核心数	CPU 主频	RAM	ROM	工作温度	供货状态
TAJ3576-C+LX4G32GBxx: xx	4×A72+4×A53	2.3+2.2GHz	4GB	32GB	0~+80°C	批量
TAJ3576-C+LX8G64GBxx: xx	4×A72+4×A53	2.3+2.2GHz	8GB	64GB	0~+80°C	批量
TAJ3576-I+LX4G32GBxx: xx	4×A72+4×A53	2.3+2.2GHz	4GB	32GB	-40~+85°C	批量
TAJ3576-I+LX8G64GBxx: xx	4×A72+4×A53	2.3+2.2GHz	8GB	64GB	-40~+85°C	批量

## ● 核心板命名规则:

A	B	-	C	+	D	E	F	G	H	:	J	K
---	---	---	---	---	---	---	---	---	---	---	---	---

本表描述了核心板编号的术语，以确定核心板的特性（例如：CPU、频率、温度等级、版本等）。

字段	字段描述	值	说明
A	产品线标识	TAJ	核心板
B	CPU 名称	3576	瑞芯微RK3576主芯片
-	分段标识	-	-
C	运行温度	C	0 to 80°C 商业级

		I	-40 to 85°C 工业级
+	分段标识	+	此标识之后为配置参数部分
D	DDR类型	D3	D3为DDR3
		D4	D4为DDR4
		L4/LX	L4为LPDDR4;LX为LPDDR4X
		L5	L5为LPDDR5
E	RAM 容量 (单位: Byte)	4G	4GB
		8G	8GB
F	单ROM 容量 (单位: Byte)	32G	32GB
		64G	64GB
G	连接方式	B	B为板对板连接器
H	PCB 版本号	10	V1.0
		11	V1.1
		xx	Vx.x
:	分隔符	:	此符号之后为厂家内部标识, 对客户使用无影响
JK	厂家内部标识	xx	此内容为厂家内部标识, 对客户使用无影响, 默认ST

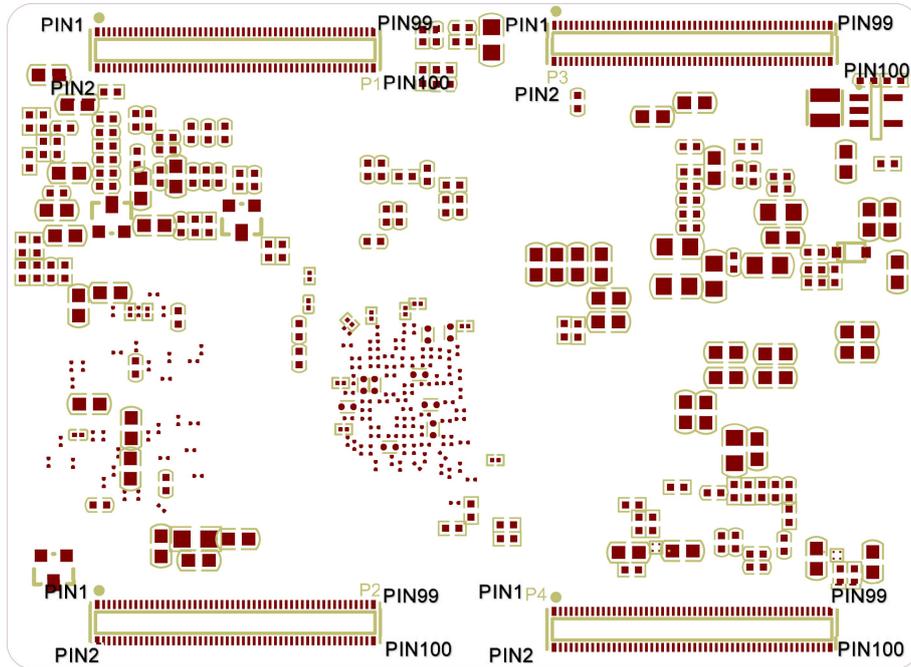
## ● 技术服务:

- (1) 协助底板设计和测试, 减少硬件设计失误;
- (2) 协助解决按照用户手册操作出现的异常问题;
- (3) 协助产品故障判定;
- (4) 协助正确编译与运行所提供的源代码;
- (5) 协助进行产品二次开发;
- (6) 提供长期的售后服务。

## ● 核心板引脚定义

核心板引脚排列:

核心板 B2B 连接器分别为P1、P2、P3、P4引脚排列如下图所示;



核心板引脚定义:

连接器引脚号	CPU球号	核心板引脚功能	开发板引脚功能	引脚方向选择	电平域电压	开发板引脚功能描述	开发板应用接口	复位状态
P1								
P1-1	—	GND	GND	—	—	地	GND	—
P1-2	—	GND	GND	—	—	地	GND	—
P1-3	B25	SDMMC0_D1	SDMMC0_D1	输入/输出	1.8V/3.3V	SD/MMC0接口数据信号1	TF卡	低电平
P1-4	—	—	—	—	—	—	—	—
P1-5	B24	SDMMC0_D0	SDMMC0_D0	输入/输出	1.8V/3.3V	SD/MMC0接口数据信号0	TF卡	低电平
P1-6	—	—	—	—	—	—	—	—
P1-7	1B2 1	SDMMC0_CLK	SDMMC0_CLK	输出	1.8V/3.3V	SD/MMC0接口时钟信号	TF卡	低电平
P1-8	—	GND	GND	—	—	地	GND	—
P1-9	1A2 1	SDMMC0_CMD	SDMMC0_CMD	输入/输出	1.8V/3.3V	SD/MMC0接口命令信号	TF卡	低电平
P1-10	—	—	—	—	—	—	—	—

P1-11	B23	SDMMC0_D3	SDMMC0_D3	输入/输出	1.8V/3.3V	SD/MMC0接口数据信号3	TF卡	低电平
P1-12	—	—	—	—	—	—	—	—
P1-13	A23	SDMMC0_D2	SDMMC0_D2	输入/输出	1.8V/3.3V	SD/MMC0接口数据信号2	TF卡	低电平
P1-14	—	GND	GND	—	—	地	GND	—
P1-15	—	GND	GND	—	—	地	GND	—
P1-16	—	—	—	—	—	—	—	—
P1-17	2U1 2	HDMI_TX_SBDN	HDMI_TX_SBD_N	输出		HDMISBD信号-	HDMI输出接口	—
P1-18	—	—	—	—	—	—	—	—
P1-19	2T1 2	HDMI_TX_SBDP	HDMI_TX_SBD_P	输出		HDMISBD信号+	HDMI输出接口	—
P1-20	—	GND	GND	—	—	地	GND	—
P1-21	—	GND	GND	—	—	地	GND	—
P1-22	—	—	—	—	—	—	—	—
P1-23	AK2 6	HDMI_TX_D3N	HDMI_TX_D3_N	输出		HDMI差分信号3-	HDMI输出接口	—
P1-24	—	—	—	—	—	—	—	—
P1-25	AL2 6	HDMI_TX_D3P	HDMI_TX_D3_P	输出		HDMI差分信号3+	HDMI输出接口	—
P1-26	—	GND	GND	—	—	地	GND	—
P1-27	—	GND	GND	—	—	地	GND	—
P1-28	A25	SARADC_VINO_BOOT	SARADC_VINO_BOOT	输入	1.8V	BOOT启动配置输入	Maskrom mode 按键	—
P1-29	AK2 7	HDMI_TX_D0N	HDMI_TX_D0_N	输出		HDMI差分信号0-	HDMI输出接口	—
P1-30	1A2 2	SARADC_VIN1_KEY/RECOVERY	SARADC_VIN1_KEY/RECOVERY	输入	1.8V	通用ADC1	RECOVERY按键	—
P1-31	1AE 24	HDMI_TX_D0P	HDMI_TX_D0_P	输出		HDMI差分信号0+	HDMI输出接口	—
P1-32	1B1 9	SARADC_VIN2_HW_ID	SARADC_VIN2_HW_ID	输入	1.8V	通用ADC2	ADC接口	—
P1-33	—	GND	GND	—	—	地	GND	—

	—							
P1-34	1C1 9	SARADC_VIN3_HP_HOOK	SARADC_VIN3_HP_HOOK	输入	1.8V	通用ADC3	AUDIO电路	---
P1-35	AL2 8	HDMI_TX_D1N	HDMI_TX_D1_N	输出		HDMI差分信号1-	HDMI输出接口	---
P1-36	1E1 8	SARADC_VIN4	SARADC_VIN4	输入	1.8V	通用ADC4	ADC接口	---
P1-37	AK2 8	HDMI_TX_D1P	HDMI_TX_D1_P	输出		HDMI差分信号1+	HDMI输出接口	---
P1-38	1D1 9	SARADC_VIN5	SARADC_VIN5	输入	1.8V	通用ADC5	ADC接口	---
P1-39	— —	GND	GND	---	---	地	GND	---
P1-40	1D2 1	SARADC_VIN6	SARADC_VIN6	输入	1.8V	通用ADC6	ADC接口	---
P1-41	AK2 9	HDMI_TX_D2N	HDMI_TX_D2_N	输出		HDMI差分信号2-	HDMI输出接口	---
P1-42	1E1 9	SARADC_VIN7_LCD_ID	SARADC_VIN7	输入	1.8V	通用ADC7	ADC接口	---
P1-43	AJ2 8	HDMI_TX_D2P	HDMI_TX_D2_P	输出		HDMI差分信号2+	HDMI输出接口	---
P1-44	— —	GND	GND	---	---	地	GND	---
P1-45	— —	GND	GND	---	---	地	GND	---
P1-46	B19	HDMI_TX_ON_H	HDMI_TX_ON_H	输出	3.3V	HDMI_TX开启信号	HDMI输出接口	低电平
P1-47	— —	---	---	---	---	---	---	---
P1-48	B20	TYPEC_DPTX_AUX_PUPDCTL2	TYPEC_DPTX_AUX_PUPDCTL2	输出	3.3V	TYPEC_DPTX_AUX_PUPDCTL2信号	TYPEC0接口	低电平
P1-49	— —	---	---	---	---	---	---	---
P1-50	1C1 8	GPIO2_B5_d	USB_HUB_RST_3V3	输出	3.3V	USB_HUB_RST_3V3复位信号	USB3.0 HUB电路	低电平
P1-51	— —	GND	GND	---	---	地	GND	---
P1-52	AK3	HDMI_TX_CEC_MO	HDMI_TX_CEC_MO	输出	3.3V	HDMICEC信号	HDMI输出接口	低电平
P1-53	— —	---	---	---	---	---	---	---
P1-54	1A1 9	CAN1_RX_M3	CAN1_RX_M3_3V3	输入	3.3V	CAN1数据接收	CAN接口2	低电平
P1-55	— —	---	---	---	---	---	---	---
P1-56	A11	I2C8_SCL_M2	I2C8_SCL_M2	输入/输出	3.3V	I2C8时钟	底板未使用	低电平

P1-57	— —	GND	GND	— —	— —	地	GND	— —
P1-58	1AE 2	HDMI_TX_SDA	HDMI_TX_SDA	输入/输出	3.3V	HDMI串行数据	HDMI输出接口	低电平
P1-59	— —	— —	— —	— —	— —	— —	— —	— —
P1-60	B21	I2C8_SDA_M2	I2C8_SDA_M2	输入/输出	3.3V	I2C8数据	底板未使用	低电平
P1-61	— —	— —	— —	— —	— —	— —	— —	— —
P1-62	— —	GND	GND	— —	— —	地	GND	— —
P1-63	— —	GND	GND	— —	— —	地	GND	— —
P1-64	A19	PCIE0_PERSTn	PCIE0_PERSTn	输出	3.3V	PCIE复位信号	PCIe2.0接口	低电平
P1-65	— —	— —	— —	— —	— —	— —	— —	— —
P1-66	1A2 0	CAN1_TX_M3	CAN1_TX_M3_3V3	输出	3.3V	CAN1数据发送	CAN接口2	低电平
P1-67	— —	— —	— —	— —	— —	— —	— —	— —
P1-68	AL2	HDMI_TX_SCL	HDMI_TX_SCL	输出	3.3V	HDMI串行时钟	HDMI输出接口	低电平
P1-69	— —	GND	GND	— —	— —	地	GND	— —
P1-70	1D1 6	I2C7_SCL_M1	I2C7_SCL_M1	输出	3.3V	I2C7时钟	CAM4、RTC电路	低电平
P1-71	— —	— —	— —	— —	— —	— —	— —	— —
P1-72	1B1 8	I2C7_SDA_M1	I2C7_SDA_M1	输入/输出	3.3V	I2C7数据	CAM4、RTC电路	低电平
P1-73	— —	— —	— —	— —	— —	— —	— —	— —
P1-74	1Y2 2	PCIE0_WAKEn_M0	PCIE0_WAKEn_M0	输出	3.3V	PCIE唤醒激活信号	PCIe2.0接口	低电平
P1-75	— —	GND	GND	— —	— —	地	GND	— —
P1-76	1B1 6	GPIO2_B3_d	4G/5G_PWREN	输出	3.3V	4G/5G模组复位信号	4G/5G电路	低电平
P1-77	— —	— —	— —	— —	— —	— —	— —	— —
P1-78	1A1 7	PCIE0_CLKREQn_M0	PCIE0_CLKREQn_M0	输出	3.3V	PCIE时钟请求信号	PCIe2.0接口	低电平
P1-79	— —	— —	— —	— —	— —	— —	— —	— —
P1-80	1A1 8	GPIO2_B1_d	4G/5G_MOD_PWREN	输出	3.3V	4G/5G模组电源控制信号	4G/5G电路	低电平

P1-81	— —	GND	GND	— —	— —	地	GND	— —
P1-82	B22	TYPEC_DPTX_AUX_PUPDCTL1	TYPEC_DPTX_AUX_PUPDCTL1	输出	3.3V	TYPEC_DPTX_AUX_PUPDCTL1信号	TYPEC0接口	低电平
P1-83	— —	— —	— —	— —	— —	— —	— —	— —
P1-84	— —	GND	GND	— —	— —	地	GND	— —
P1-85	— —	— —	— —	— —	— —	— —	— —	— —
P1-86	— —	— —	— —	— —	— —	— —	— —	— —
P1-87	— —	GND	GND	— —	— —	地	GND	— —
P1-88	— —	— —	— —	— —	— —	— —	— —	— —
P1-89	— —	— —	— —	— —	— —	— —	— —	— —
P1-90	— —	GND	GND	— —	— —	地	GND	— —
P1-91	— —	— —	— —	— —	— —	— —	— —	— —
P1-92	2T4	USB2_HOST1_DP	USB2_HOST1_D_P	输入/输出	— —	USB20_HOST1数据+	USB3.0 HUB电路	— —
P1-93	— —	GND	GND	— —	— —	地	GND	— —
P1-94	2T5	USB2_HOST1_DM	USB2_HOST1_D_M	输入/输出	— —	USB20_HOST1数据-	USB3.0 HUB电路	— —
P1-95	— —	— —	— —	— —	— —	— —	— —	— —
P1-96	— —	GND	GND	— —	— —	地	GND	— —
P1-97	— —	— —	— —	— —	— —	— —	— —	— —
P1-98	2T9	USB2_OTG1_ID	USB2_OTG1_ID	输入	3.3V	USB2_OTG1_ID信号	底板未使用	— —
P1-99	— —	GND	GND	— —	— —	地	GND	— —
P1-100	2T10	USB2_OTG1_VBUSDET	USB2_OTG1_VBUSDET	输入	3.3V	USB2_OTG1_VBUSDET插入检测	USB3.0 HUB电路	— —
P2								
P2-1	AB29	I2C2_SDA_M0	I2C2_SDA_M0	输入/输出	3.3V	I2C2数据	I2C2_SDA_M0	低电平
P2-2	— —	GND	GND	— —	— —	地	GND	— —

P2-3	1W2 1	PWMO_CH1_MO	PWMO_CH1_MO	输出	3.3V	PWMO_CH1_MO	x	低电平
P2-4	— —	— —	— —	— —	— —	— —	— —	— —
P2-5	AD2 8	PWM1_CHO_MO	PWM1_CHO_MO	输出	3.3V	PWM1_CHO_MO	x	低电平
P2-6	— —	— —	— —	— —	— —	— —	— —	— —
P2-7	1U2 4	UART0_TX_MO_DEB UG	UART0_TX_MO_DE BUG	输出	3.3V	UART0发送	UART0_TX_MO_ DEBUG	高电平
P2-8	— —	GND	GND	— —	— —	地	GND	— —
P2-9	AA2 8	UART0_RX_MO_DEB UG	UART0_RX_MO_DE BUG	输入	3.3V	UART0接收	UART0_RX_MO_ DEBUG	高电平
P2-10	— —	— —	— —	— —	— —	— —	— —	— —
P2-11	1W2 4	I2C2_SCL_MO	I2C2_SCL_MO	输出	3.3V	I2C2时钟	I2C2_SCL_MO	低电平
P2-12	— —	— —	— —	— —	— —	— —	— —	— —
P2-13	1W2 2	PWMO_CHO_MO	PWMO_CHO_MO	输出	3.3V	PWMO_CHO_MO	PWMO_CHO_MO (MIPI 屏幕背光 PWM)	低电平
P2-14	— —	GND	GND	— —	— —	地	GND	— —
P2-15	— —	GND	GND	— —	— —	地	GND	— —
P2-16	— —	— —	— —	— —	— —	— —	— —	— —
P2-17	— —	— —	— —	— —	— —	— —	— —	— —
P2-18	— —	— —	— —	— —	— —	— —	— —	— —
P2-19	1E1 2	GPI03_D4_d	GPI03_D4_d	输入	1.8V	GMAC1_INT中断	GMAC1_INT	低电平
P2-20	— —	GND	GND	— —	— —	地	GND	— —
P2-21	1D1 0	GPI03_D5_d	GPI03_D5_d	输出	1.8V	GMAC1_RESET复 位	GMAC1_RESET	低电平
P2-22	— —	— —	— —	— —	— —	— —	— —	— —
P2-23	— —	— —	— —	— —	— —	— —	— —	— —
P2-24	— —	— —	— —	— —	— —	— —	— —	— —

P2-25	— —	---	---	---	---	---	---	---
P2-26	— —	GND	GND	---	---	地	GND	---
P2-27	— —	---	---	---	---	---	---	---
P2-28	— —	---	---	---	---	---	---	---
P2-29	1AA 23	GPI00_D3_d_1V8	GPI00_D3_d_1V8	输入	1.8V	HP_DET_L耳机插入检测	HP_DET_L (headphone)	低电平
P2-30	— —	---	---	---	---	---	---	---
P2-31	1D9	I2C5_SCL_M3	I2C5_SCL_M3	输出	1.8V	I2C5时钟	I2C5_SCL_M3	低电平
P2-32	— —	GND	GND	---	---	地	GND	---
P2-33	1B1 0	I2C5_SDA_M3	I2C5_SDA_M3	输入/输出	1.8V	I2C5数据	I2C5_SDA_M3	低电平
P2-34	— —	---	---	---	---	---	---	---
P2-35	1A4	I2C3_SCL_M0	I2C3_SCL_M0	输出	3.3V	I2C3时钟	I2C3_SCL_M0	低电平
P2-36	— —	---	---	---	---	---	---	---
P2-37	— —	---	---	---	---	---	---	---
P2-38	— —	GND	GND	---	---	地	GND	---
P2-39	1A5	UART5_TX_M1	UART5_TX_M1	输出	3.3V	UART5发送数据	UART5_TX_M1_1V8	低电平
P2-40	— —	---	---	---	---	---	---	---
P2-41	— —	---	---	---	---	---	---	---
P2-42	— —	---	---	---	---	---	---	---
P2-43	B8	I2C3_SDA_M0	I2C3_SDA_M0	输入/输出	3.3V	I2C3数据	I2C3_SDA_M0	低电平
P2-44	— —	GND	GND	---	---	地	GND	---
P2-45	— —	---	---	---	---	---	---	---
P2-46	— —	---	---	---	---	---	---	---
P2-47	— —	---	---	---	---	---	---	---
P2-48	— —	---	---	---	---	---	---	---

# 产品规格书

TAJ3576-C/TAJ3576-I核心板系列

P2-49	A7	SAI1_SD00_M0	SAI1_SD00_M0	输出	3.3V	I2S 数据输出数据	SAI1_SD00_M0	低电平
P2-50	—	GND	GND	—	—	地	GND	—
P2-51	1C1 0	GPI03_D6_d	GPI03_D6_d	输出	1.8V	4G/5G 复位	4G/5G_RESET	低电平
P2-52	—	—	—	—	—	—	—	—
P2-53	1B6	SAI1_LRCK_M0	SAI1_LRCK_M0	输入/输出	3.3V	I2S 发送帧时钟	SAI1_LRCK_M0	低电平
P2-54	—	—	—	—	—	—	—	—
P2-55	1C6	SAI1_SCLK_M0	SAI1_SCLK_M0	输入/输出	3.3V	I2S 位时钟	SAI1_SCLK_M0	低电平
P2-56	—	GND	GND	—	—	地	GND	—
P2-57	—	—	—	—	—	—	—	—
P2-58	—	—	—	—	—	—	—	—
P2-59	1A6	SAI1_SDIO_M0	SAI1_SDIO_M0	输出	3.3V	I2S 数据输入数据	SAI1_SDIO_M0	低电平
P2-60	—	—	—	—	—	—	—	—
P2-61	B7	UART5_RX_M1	UART5_RX_M1	输入	3.3V	UART5接收数据	UART5_RX_M1_1V8	低电平
P2-62	—	GND	GND	—	—	地	GND	—
P2-63	—	—	—	—	—	—	—	—
P2-64	1N2 3	PCIE0_REFCLKN	PCIE0_REFCLKN	输入	—	PCIE0时钟输入-	PCIE0_REFCLKN	—
P2-65	1D6	SAI1_MCLK_M0	SAI1_MCLK_M0	输出	3.3V	I2S 主时钟	SAI1_MCLK_M0	低电平
P2-66	1N2 2	PCIE0_REFCLKP	PCIE0_REFCLKP	输入	—	PCIE0时钟输入+	PCIE0_REFCLKP	—
P2-67	V29	GPI00_A0_d	GPI00_A0_d	输入	1.8V	IIC中断	IIC_GPIO_INT	低电平
P2-68	—	GND	GND	—	—	地	GND	—
P2-69	1B9	UART8_RX_M0	UART8_RX_M0	输入	1.8V	UART8接收数据	UART8_RX_M0_1V8	低电平
P2-70	R29	PCIE0_RXN/SATA0_RXN	PCIE0_RXN/SATA0_RXN	输入	—	PCIE0数据接收-	PCIE0_RXN	—
P2-71	AK2	HDMI_TX_HPDIN_M0_1V8	HDMI_TX_HPDIN_M0_1V8	输入	3.3V	HDMI发送链接检测	HDMI_TX_HPDI_N_M0_1V8	—
P2-72	R28	PCIE0_RXP/SATA0_RXP	PCIE0_RXP/SATA0_RXP	输入	—	PCIE0数据接收+	PCIE0_RXP	—
P2-73	1D7	UART8_TX_M0	UART8_TX_M0	输出	1.8V	UART8发送数据	UART8_TX_M0_1V8	低电平

							1V8	
P2-74	— —	GND	GND	— —	— —	地	GND	— —
P2-75	Y29	GPIO0_A5_d	GPIO0_A5_d	输入	1.8V	TYPECO中断	TYPECO_INT	低电平
P2-76	P28	PCIE0_TXN/SATA0_TXN	PCIE0_TXN/SATA0_TXN	输出	— —	PCIE0数据发送-	PCIE0_TXN	— —
P2-77	1C7	UART8_RTSN_M0	UART8_RTSN_M0	输出	1.8V	UART8请求发送	UART8_RTSN_M0_1V8	低电平
P2-78	P29	PCIE0_TXP/SATA0_TXP	PCIE0_TXP/SATA0_TXP	输出	— —	PCIE0数据发送+	PCIE0_TXP	— —
P2-79	1C1 2	UART8_CTSN_M0	UART8_CTSN_M0	输入	1.8V	UART8清除发送	UART8_CTSN_M0_1V8	低电平
P2-80	— —	GND	GND	— —	— —	地	GND	— —
P2-81	— —	GND	GND	— —	— —	地	GND	— —
P2-82	— —	— —	— —	— —	— —	— —	— —	— —
P2-83	1L2 3	PCIE1_REFCLKP	PCIE1_REFCLKP	— —	— —		x	— —
P2-84	— —	— —	— —	— —	— —	— —	— —	— —
P2-85	1M2 3	PCIE1_REFCLKN	PCIE1_REFCLKN	— —	— —		x	— —
P2-86	— —	GND	GND	— —	— —	地	GND	— —
P2-87	— —	GND	GND	— —	— —	地	GND	— —
P2-88	— —	— —	— —	— —	— —	— —	— —	— —
P2-89	N28	PCIE1_TXP/USB3_HOST1_SSTXP	PCIE1_TXP/USB3_HOST1_SSTXP	输出	— —	USB3_HOST1发送差分+	USB3_HOST1_SSTXP	— —
P2-90	— —	— —	— —	— —	— —	— —	— —	— —
P2-91	N29	PCIE1_TXN/USB3_HOST1_SSTXN	PCIE1_TXN/USB3_HOST1_SSTXN	输出	— —	USB3_HOST1发送差分-	USB3_HOST1_SSTXN	— —
P2-92	— —	GND	GND	— —	— —	地	GND	— —
P2-93	— —	GND	GND	— —	— —	地	GND	— —
P2-94	— —	— —	— —	— —	— —	— —	— —	— —
P2-95	M28	PCIE1_RXP/USB3_HOST1_SSRXP	PCIE1_RXP/USB3_HOST1_SSRXP	输入	— —	USB3_HOST1接收差分+	USB3_HOST1_SSRXP	— —
P2-96	— —	— —	— —	— —	— —	— —	— —	— —

	—							
P2-97	M29	PCIE1_RXN/USB3_HOST1_SSRXN	PCIE1_RXN/USB3_HOST1_SSRXN	输入	---	USB3_HOST1接收差分-	USB3_HOST1_SSRXN	---
P2-98	—	GND	GND	---	---	地	GND	---
P2-99	—	GND	GND	---	---	地	GND	---
P2-100	—	RESET_L	RESET_L	输入	---	复位	RESET_L	---
P3								
P3-1	—	GND	GND	---	---	地	GND	---
P3-2	—	GND	GND	---	---	地	GND	---
P3-3	AL10	USB3_OTG0_SSRX1N/DP_TX_D0N	USB3_OTG0_SSRX1_N	输入	---	USB3_OTG0_SSRX1N接收差分信号1-	TYPEC0接口	---
P3-4	—	---	---	---	---	---	---	---
P3-5	AK10	USB3_OTG0_SSRX1P/DP_TX_D0P	USB3_OTG0_SSRX1_P	输入	---	USB3_OTG0_SSRX1P接收差分信号1+	TYPEC0接口	---
P3-6	—	---	---	---	---	---	---	---
P3-7	—	GND	GND	---	---	地	GND	---
P3-8	—	---	---	---	---	---	---	---
P3-9	AL11	USB3_OTG0_SSTX1P/DP_TX_D1P	USB3_OTG0_SSTX1_P	输出	---	USB3_OTG0_SSTX1P发送差分信号1+	TYPEC0接口	---
P3-10	—	---	---	---	---	---	---	---
P3-11	AK11	USB3_OTG0_SSTX1N/DP_TX_D1N	USB3_OTG0_SSTX1_N	输出	---	USB3_OTG0_SSTX1N发送差分信号1-	TYPEC0接口	---
P3-12	—	GND	GND	---	---	地	GND	---
P3-13	—	GND	GND	---	---	地	GND	---
P3-14	2R6	USB2_OTG0_ID	X	输入	3.3V	USB2_OTG0_ID信号	底板未使用	---
P3-15	AL12	USB3_OTG0_SSRX2N/DP_TX_D2N	USB3_OTG0_SSRX2_N	输入	---	USB3_OTG0_SSRX2N接收差分信号2-	TYPEC0接口	---

P3-16	2P3	USB2_OTGO_VBUS ET	USB2_OTGO_VBUS DET	输入	---	USB2_OTGO_VBUS DET插入检测	TYPECO接口	---
P3-17	AK1 2	USB3_OTGO_SSRX2 P/DP_TX_D2P	USB3_OTGO_SSRX 2_P	输入	3.3V	USB3_OTGO_SSRX 2P接收差分信号 2+	TYPECO接口	---
P3-18	AL9	USB2_OTGO_DM	USB2_OTGO_D_M	输入/输出	---	USB2_OTGO_DM数 据-	TYPECO接口	---
P3-19	— —	GND	GND	---	---	地	GND	---
P3-20	AK9	USB2_OTGO_DP	USB2_OTGO_D_P	输入/输出	---	USB2_OTGO_DP数 据+	TYPECO接口	---
P3-21	AL1 3	USB3_OTGO_SSTX2 P/DP_TX_D3P	USB3_OTGO_SSTX 2_P	输出	---	USB3_OTGO_SSTX 2P发送差分信号 2+	TYPECO接口	---
P3-22	2T2	DP_TX_AUXP	DP_TX_AUX_P	输出	---	DP_TX_AUXP信号	TYPECO接口	---
P3-23	AK1 3	USB3_OTGO_SSTX2 N/DP_TX_D3N	USB3_OTGO_SSTX 2_N	输出	---	USB3_OTGO_SSTX 2N发送差分信号 2-	TYPECO接口	---
P3-24	2T3	DP_TX_AUXN	DP_TX_AUX_N	输出	---	DP_TX_AUXN信号	TYPECO接口	---
P3-25	— —	GND	GND	---	---	地	GND	---
P3-26	— —	GND	GND	---	---	地	GND	---
P3-27	B27	SDMMC1_D1_M0	SDMMC1_D1_M0	输入/输出	1.8V	SD/MMC1接口数 据信号1	WIFI&BT电路	低电平
P3-28	1B2 3	UART4_TX_M1	UART4_TX_M1	输出	1.8V	UART4发送数据	WIFI&BT电路	低电平
P3-29	A28	SDMMC1_DO_M0	SDMMC1_DO_M0	输入/输出	1.8V	SD/MMC1接口数 据信号0	WIFI&BT电路	低电平
P3-30	B28	UART4_RX_M1	UART4_RX_M1	输入	1.8V	UART4接收数据	WIFI&BT电路	低电平
P3-31	— —	GND	GND	---	---	地	GND	---
P3-32	— —	GND	GND	---	---	地	GND	---
P3-33	1B2 2	SDMMC1_CLK_M0	SDMMC1_CLK_M0	输出	1.8V	SD/MMC1接口时 钟信号	WIFI&BT电路	低电平
P3-34	B29	UART4_RTSN_M1	UART4_RTSN_M1	输出	1.8V	UART4请求发送	WIFI&BT电路	高电平
P3-35	B26	SDMMC1_CMD_M0	SDMMC1_CMD_M0	输入/输出	1.8V	SD/MMC1接口命 令信号	WIFI&BT电路	低电平
P3-36	1C2 3	UART4_CTSN_M1	UART4_CTSN_M1	输入	1.8V	UART4请求接收	WIFI&BT电路	高电平
P3-37	— —	GND	GND	---	---	地	GND	---
P3-38	— —	GND	GND	---	---	地	GND	---

# 产品规格书

TAJ3576-C/TAJ3576-I核心板系列

P3-39	A27	SDMMC1_D3_M0	SDMMC1_D3_M0	输入/输出	1.8V	SD/MMC1接口数据信号3	WIFI&BT电路	低电平
P3-40	A26	WIFI_REG_ON_H	WIFI_REG_ON_H	输出	1.8V	WIFI_REG_ON_H信号	WIFI&BT电路	低电平
P3-41	1A2 3	SDMMC1_D2_M0	SDMMC1_D2_M0	输入/输出	1.8V	SD/MMC1接口数据信号2	WIFI&BT电路	低电平
P3-42	1C2 2	BT_REG_ON_H	BT_REG_ON_H	输出	1.8V	BT_REG_ON_H信号	WIFI&BT电路	低电平
P3-43	— —	GND	GND	—	—	地	GND	—
P3-44	— —	GND	GND	—	—	地	GND	—
P3-45	C29	SAI2_SDO_M0	SAI2_SDO_M0	输出	1.8V	I2S数据输出数据	WIFI&BT电路	低电平
P3-46	1E2 1	HOST_WAKE_BT_H	HOST_WAKE_BT_H	输出	1.8V	HOST_WAKE_BT_H信号	WIFI&BT电路	低电平
P3-47	1D2 2	SAI2_SCLK_M0	SAI2_SCLK_M0	输入/输出	1.8V	I2S位时钟	WIFI&BT电路	低电平
P3-48	1E2 2	GPIO1_D5_d	GPIO_D5_d_1V8		1.8V	GPIO_D5_d_1V8信号	GPIO	低电平
P3-49	— —	GND	GND	—	—	地	GND	—
P3-50	— —	GND	GND	—	—	地	GND	—
P3-51	1A2 4	SAI2_LRCK_M0	SAI2_LRCK_M0	输入/输出	1.8V	I2S发送帧时钟	WIFI&BT电路	低电平
P3-52	1U2 2	WIFI_WAKE_HOST_H	WIFI_WAKE_HOST_H	输出	1.8V	WIFI_WAKE_HOST_H信号	WIFI&BT电路	高阻
P3-53	C28	SAI2_SDI_M0	SAI2_SDI_M0	输入	1.8V	I2S数据输入数据	WIFI&BT电路	低电平
P3-54	1P2 3	BT_WAKE_HOST_H	BT_WAKE_HOST_H	输出	1.8V	BT_WAKE_HOST_H信号	WIFI&BT电路	高阻
P3-55	— —	GND	GND	—	—	地	GND	—
P3-56	— —	GND	GND	—	—	地	GND	—
P3-57	AK1 5	MIPI_DPHY_DSI_TX_DON	MIPI_DPHY_DSI_TX_DO_N	输出	—	MIPI_DPHY_DSI发送数据0-	MIPI_DSI1接口	—
P3-58	AK2 0	MIPI_DPHY_CSIO_RX_DOP/MIPI_CPHY_CSI_RX_TRIOO_B	MIPI_DPHY_CSIO_RX_DO_P	输入	—	MIPI_DPHY_CSIO_RX_DOP接收数据0+	CAM1接口	—
P3-59	AL1 5	MIPI_DPHY_DSI_TX_DOP	MIPI_DPHY_DSI_TX_DO_P	输出	—	MIPI_DPHY_DSI发送数据0+	MIPI_DSI1接口	—
P3-60	AL2	MIPI_DPHY_CSIO_	MIPI_DPHY_CSIO	输入	—	MIPI_DPHY_CSIO	CAM1接口	—

	0	RX_DON/MIPI_CPH Y_CSI_RX_TRIO0_ A	_RX_D0_N			_RX_DON接收数 据0-		
P3-61	— —	GND	GND	— —	— —	地	GND	— —
P3-62	— —	GND	GND	— —	— —	地	GND	— —
P3-63	AK1 6	MIPI_DPHY_DSI_T X_D1N	MIPI_DPHY_DSI_ TX_D1_N	输出	— —	MIPI_DPHY_DSI 发送数据1-	MIPI_DSI1接 口	— —
P3-64	AK2 1	MIPI_DPHY_CSIO_ RX_D1P/MIPI_CPH Y_CSI_RX_TRIO1_ A	MIPI_DPHY_CSIO _RX_D1_P	输入	— —	MIPI_DPHY_CSIO _RX_D1P接收数 据1+	CAM1接口	— —
P3-65	AL1 6	MIPI_DPHY_DSI_T X_D1P	MIPI_DPHY_DSI_ TX_D1_P	输出	— —	MIPI_DPHY_DSI 发送数据1+	MIPI_DSI1接 口	— —
P3-66	AL2 1	MIPI_DPHY_CSIO_ RX_D1N/MIPI_CPH Y_CSI_RX_TRIO0_ C	MIPI_DPHY_CSIO _RX_D1_N	输入	— —	MIPI_DPHY_CSIO _RX_D1N接收数 据1-	CAM1接口	— —
P3-67	— —	GND	GND	— —	— —	地	GND	— —
P3-68	— —	GND	GND	— —	— —	地	GND	— —
P3-69	AK1 7	MIPI_DPHY_DSI_T X_CLKN	MIPI_DPHY_DSI_ TX_CLK_N	输出	— —	MIPI_DPHY_DSI 发送时钟-	MIPI_DSI1接 口	— —
P3-70	AK2 2	MIPI_DPHY_CSIO_ RX_CLKP/MIPI_CP HY_CSI_RX_TRIO1_ C	MIPI_DPHY_CSIO _RX_CLK_P	输入	— —	MIPI_DPHY_CSIO _RX_CLKP接收时 钟+	CAM1接口	— —
P3-71	AL1 7	MIPI_DPHY_DSI_T X_CLKP	MIPI_DPHY_DSI_ TX_CLK_P	输出	— —	MIPI_DPHY_DSI 发送时钟+	MIPI_DSI1接 口	— —
P3-72	AL2 2	MIPI_DPHY_CSIO_ RX_CLKN/MIPI_CP HY_CSI_RX_TRIO1_ B	MIPI_DPHY_CSIO _RX_CLK_N	输入	— —	MIPI_DPHY_CSIO _RX_CLKN接收时 钟-	CAM1接口	— —
P3-73	— —	GND	GND	— —	— —	地	GND	— —
P3-74	— —	GND	GND	— —	— —	地	GND	— —
P3-75	AK1 8	MIPI_DPHY_DSI_T X_D2N	MIPI_DPHY_DSI_ TX_D2_N	输出	— —	MIPI_DPHY_DSI 发送数据2-	MIPI_DSI1接 口	— —
P3-76	AK2 3	MIPI_DPHY_CSIO_ RX_D2P/MIPI_CPH Y_CSI_RX_TRIO2_ B	MIPI_DPHY_CSIO _RX_D2_P	输入	— —	MIPI_DPHY_CSIO _RX_D2P接收数 据2+	CAM1接口	— —
P3-77	AL1	MIPI_DPHY_DSI_T	MIPI_DPHY_DSI_	输出	— —	MIPI_DPHY_DSI	MIPI_DSI1接	— —

	8	X_D2P	TX_D2_P			发送数据2+	口	
P3-78	AL2 3	MIPI_DPHY_CSIO_RX_D2N/MIPI_CPHY_CSI_RX_TRIO2_A	MIPI_DPHY_CSIO_RX_D2_N	输入	---	MIPI_DPHY_CSIO_RX_D2N接收数据2-	CAM1接口	---
P3-79	— —	GND	GND	---	---	地	GND	---
P3-80	— —	GND	GND	---	---	地	GND	---
P3-81	AK1 9	MIPI_DPHY_DSI_TX_D3N	MIPI_DPHY_DSI_TX_D3_N	输出	---	MIPI_DPHY_DSI发送数据3-	MIPI_DSI1接口	---
P3-82	AK2 4	MIPI_DPHY_CSIO_RX_D3P/NO_USE	MIPI_DPHY_CSIO_RX_D3_P	输入	---	MIPI_DPHY_CSIO_RX_D3P接收数据3+	CAM1接口	---
P3-83	AL1 9	MIPI_DPHY_DSI_TX_D3P	MIPI_DPHY_DSI_TX_D3_P	输出	---	MIPI_DPHY_DSI发送数据3+	MIPI_DSI1接口	---
P3-84	AL2 4	MIPI_DPHY_CSIO_RX_D3N/MIPI_CPHY_CSI_RX_TRIO2_C	MIPI_DPHY_CSIO_RX_D3_N	输入	---	MIPI_DPHY_CSIO_RX_D3N接收数据3-	CAM1接口	---
P3-85	— —	GND	GND	---	---	地	GND	---
P3-86	— —	GND	GND	---	---	地	GND	---
P3-87		CARRIER_BOARD_EN	CARRIER_BOARD_EN	输出	---	CARRIER使能	底板电源电路	---
P3-88	— —	PWRON_L	PWRON_L	输入	---	上电控制	底板电源电路	---
P3-89	— —	GND	GND	---	---	地	GND	---
P3-90	1U2 1	SDMMC0_DET_L	SDMMC_DET_L	输入	1.8V	SDMMC卡检测信号	TF卡	高电平
P3-91		VCC12V_DCIN	VCC12V_DCIN	输入	---	12V电源输入	底板电源电路	---
P3-92	B6	GPIO4_B2_d	GMACO_RESET	输出	3.3V	GMACO复位	ETH0接口	低电平
P3-93		VCC12V_DCIN	VCC12V_DCIN	输入	---	12V电源输入	底板电源电路	---
P3-94	1U2 3	GPIO0_A2_d	GMACO_INT	输入	1.8V	GMACO中断	ETH0接口	低电平
P3-95		VCC12V_DCIN	VCC12V_DCIN	输入	---	12V电源输入	底板电源电路	---
P3-96	— —	GND	GND	---	---	地	GND	---
P3-97		VCC12V_DCIN	VCC12V_DCIN	输入	---	12V电源输入	底板电源电路	---
P3-98	— —	VCC12V_DCIN	VCC12V_DCIN	输入	---	12V电源输入	底板电源电路	---
P3-99		VCC12V_DCIN	VCC12V_DCIN	输入	---	12V电源输入	底板电源电路	---
P3-10	—	VCC12V_DCIN	VCC12V_DCIN	输入	---	12V电源输入	底板电源电路	---

P4								
P4-1	1AA 22	GPIO0_C5_d	MIPI_DSI1_INT	输入	3.3V	MIPI_DSI1中断	MIPI_DSI1接口	低电平
P4-2	AD2 9	PWM1_CH1_M0	x	输出	3.3V	PWM1	底板未使用	低电平
P4-3	1Y2 3	GPIO0_C7_d	PCIE0_PRSN2_3V 3	输入	3.3V	PCIE0_PRSN2_3V 3热插拔检测	PCIe2.0接口	低电平
P4-4	AC2 8	GPIO0_D1_d	TYPECO_PWREN	输出	3.3V	TYPEC使能	TYPECO接口	低电平
P4-5	1B1 5	GMAC1_MDIO_M0	GMAC1_MDIO_M0	输入/输出	3.3V	GMAC1串行管理 数据	ETH1接口	低电平
P4-6	— —	— —	— —	— —	— —	— —	— —	— —
P4-7	1B1 3	GMAC1_MDC_M0	GMAC1_MDC_M0	输出	3.3V	GMAC1串行管理 时钟	ETH1接口	低电平
P4-8	— —	GND	GND	— —	— —	地	GND	— —
P4-9	1W2 3	GPIO0_DO_d	MIPI_DSI1_RESE T	输出	3.3V	MIPI_DSI1复位	MIPI_DSI1接口	低电平
P4-10	B9	GMACO_TXD3_M0	GMACO_TXD3_M0	输出	1.8V	GMACO数据发送 3	ETH0接口	低电平
P4-11	AB2 8	I2CO_SCL_M1	I2CO_SCL_M1	输出	3.3V	I2CO时钟	底板未使用	低电平
P4-12	1A8	GMACO_TXD2_M0	GMACO_TXD2_M0	输出	1.8V	GMACO数据发送 2	ETH0接口	低电平
P4-13	— —	GND	GND	— —	— —	地	GND	— —
P4-14	B10	GMACO_TXD1_M0	GMACO_TXD1_M0	输出	1.8V	GMACO数据发送 1	ETH0接口	低电平
P4-15	1V2 4	I2CO_SDA_M1	I2CO_SDA_M1	输入/输出	3.3V	I2CO数据	底板未使用	低电平
P4-16	1A9	GMACO_TXD0_M0	GMACO_TXD0_M0	输出	1.8V	GMACO数据发送 0	ETH0接口	低电平
P4-17	1AE 1	GPIO4_C6_d	GPIO4_C6_d	输入/输出	3.3V	底板未使用	底板未使用	低电平
P4-18	A11	GMACO_TXCTL_M0	GMACO_TXCTL_M0	输出	1.8V	GMACO发送控制	ETH0接口	低电平
P4-19	AJ1	GPIO4_C7_d	PCIE_PWR_EN_3V 3	输出	3.3V	PCIe电源使能信 号	PCIe2.0接口	低电平
P4-20	B11	GMACO_TXCLK_M0	GMACO_TXCLK_M0	输出	1.8V	GMACO发送时钟	ETH0接口	低电平
P4-21	AL3	UART6_TX_M3	UART6_TX_M3_3V 3	输出	3.3V	UART6发送数据	485接口2	低电平
P4-22	— —	GND	GND	— —	— —	地	GND	— —
P4-23	AK1	UART6_RX_M3	UART6_RX_M3_3V	输入	3.3V	UART6接收数据	485接口2	低电平

			3					
P4-24	1A1 0	GMACO_RXD3_M0	GMACO_RXD3_M0	输入	1.8V	GMACO接收数据 3	ETH0接口	低电平
P4-25		WIFI_PEN_3V3	WIFI_PEN_3V3	输出	3.3V	WIFI_PEN_3V3使 能信号	WIFI&BT电路	---
P4-26	B12	GMACO_RXD2_M0	GMACO_RXD2_M0	输入	1.8V	GMACO接收数据 2	ETH0接口	低电平
P4-27	— —	GND	GND	---	---	地	GND	---
P4-28	1A1 1	GMACO_RXD1_M0	GMACO_RXD1_M0	输入	1.8V	GMACO接收数据 1	ETH0接口	低电平
P4-29	1C5	CANO_TX_M2_3V3	CANO_TX_M2_3V3	输出	3.3V	CANO数据发送	ETH0接口	低电平
P4-30	A13	GMACO_RXD0_M0	GMACO_RXD0_M0	输入	1.8V	GMACO接收数据 0	ETH0接口	低电平
P4-31	1B5	CANO_RX_M2_3V3	CANO_RX_M2_3V3	输入	3.3V	CANO数据接收	ETH0接口	低电平
P4-32	B13	GMACO_RXCTL_M0	GMACO_RXCTL_M0	输入	1.8V	GMACO接收控制	ETH0接口	低电平
P4-33	1Y2 4	GPIO0_B6_d	TF_PWR_EN_3V3	输出	3.3V	TF_PWR_EN_3V3 使能信号	TF卡	低电平
P4-34	1A1 2	GMACO_RXCLK_M0	GMACO_RXCLK_M0	输入	1.8V	GMACO接收时钟	ETH0接口	低电平
P4-35	1D1 8	ETH_CLK1_25M_OU T_M0	ETH_CLK1_25M_O UT_M0	输出	3.3V	PHY 25MHz 参考 时钟输出	ETH1接口	低电平
P4-36	— —	GND	GND	---	---	地	GND	---
P4-37	1E1 5	ETH1_MCLK_M0	ETH1_MCLK_M0	输入	3.3V	PHY 125MHz 同 步时钟输入	ETH1接口	低电平
P4-38	1A1 3	GMAC1_TXD3_M0	GMAC1_TXD3_M0	输出	3.3V	GMAC1数据发送 3	ETH1接口	低电平
P4-39	1Y2 1	GPIO0_C6_d	MIPI_DSI1_EN	输出	3.3V	MIPI_DSI1使能 信号	MIPI_DSI1接 口	低电平
P4-40	A15	GMAC1_TXD2_M0	GMAC1_TXD2_M0	输出	3.3V	GMAC1数据发送 2	ETH1接口	低电平
P4-41	— —	GND	GND	---	---	地	GND	---
P4-42	B15	GMAC1_TXD1_M0	GMAC1_TXD1_M0	输出	3.3V	GMAC1数据发送 1	ETH1接口	低电平
P4-43	1D1 2	I2C4_SDA_M3	I2C4_SDA_M3	输入/输出	1.8V	I2C4数据	CAM3接口	低电平
P4-44	1A1 4	GMAC1_TXD0_M0	GMAC1_TXD0_M0	输出	3.3V	GMAC1数据发送 0	ETH1接口	低电平
P4-45	1E9	I2C4_SCL_M3	I2C4_SCL_M3	输出	1.8V	I2C4时钟	CAM3接口	低电平
P4-46	B16	GMAC1_TXCTL_M0	GMAC1_TXCTL_M0	输出	3.3V	GMAC1发送控制	ETH1接口	低电平
P4-47	A9	GMACO_MDIO_M0	GMACO_MDIO_M0	输入/输出	1.8V	GMACO串行管理 数据	ETH0接口	低电平

P4-48	1C1 5	GMAC1_TXCLK_MO	GMAC1_TXCLK_MO	输出	3.3V	GMAC1发送时钟	ETH1接口	低电平
P4-49	1A7	GMACO_MDC_MO	GMACO_MDC_MO	输出	1.8V	GMACO 串行管理 时钟	ETH0接口	低电平
P4-50	— —	GND	GND	—	—	地	GND	—
P4-51	— —	GND	GND	—	—	地	GND	—
P4-52	1A1 5	GMAC1_RXD3_MO	GMAC1_RXD3_MO	输入	3.3V	GMAC1接收数据 3	ETH1接口	低电平
P4-53	— —	—	—	—	—	—	—	—
P4-54	A17	GMAC1_RXD2_MO	GMAC1_RXD2_MO	输入	3.3V	GMAC1接收数据 2	ETH1接口	低电平
P4-55	— —	—	—	—	—	—	—	—
P4-56	B17	GMAC1_RXD1_MO	GMAC1_RXD1_MO	输入	3.3V	GMAC1接收数据 1	ETH1接口	低电平
P4-57	1D1 3	ETH_CLK0_25M_OU T_MO	ETH_CLK0_25M_O UT_MO	输出	1.8V	PHY 25MHz 参考 时钟输出	ETH0接口	低电平
P4-58	1A1 6	GMAC1_RXD0_MO	GMAC1_RXD0_MO	输入	3.3V	GMAC1接收数据 0	ETH1接口	低电平
P4-59	— —	—	—	—	—	—	—	—
P4-60	B18	GMAC1_RXCTL_MO	GMAC1_RXCTL_MO	输入	3.3V	GMAC1接收控制	ETH1接口	低电平
P4-61	B14	ETH0_MCLK_MO	ETH0_MCLK_MO	输入	1.8V	PHY 125MHz 同 步时钟输入	ETH0接口	低电平
P4-62	1D1 5	GMAC1_RXCLK_MO	GMAC1_RXCLK_MO	输入	3.3V	GMAC1接收时钟	ETH1接口	低电平
P4-63	— —	GND	GND	—	—	地	GND	—
P4-64	— —	GND	GND	—	—	地	GND	—
P4-65	AE2 8	MIPI_DPHY_CSI1_ RX_DON	MIPI_DPHY_CSI1_ _RX_DO_N	输入	—	MIPI_DPHY_CSI1 _RX_DON数据接 收0-	CAM2接口	—
P4-66	H28	MIPI_DPHY_CSI3_ RX_DOP	MIPI_DPHY_CSI3_ _RX_DO_P	输入	—	MIPI_DPHY_CSI3 _RX_DOP数据接 收0+	CAM5接口	—
P4-67	AE2 9	MIPI_DPHY_CSI1_ RX_DOP	MIPI_DPHY_CSI1_ _RX_DO_P	输入	—	MIPI_DPHY_CSI1 _RX_DOP数据接 收0+	CAM2接口	—
P4-68	H29	MIPI_DPHY_CSI3_ RX_DON	MIPI_DPHY_CSI3_ _RX_DO_N	输入	—	MIPI_DPHY_CSI3 _RX_DON数据接 收0-	CAM5接口	—

P4-69	— —	GND	GND	— —	— —	地	GND	— —
P4-70	— —	GND	GND	— —	— —	地	GND	— —
P4-71	AF2 8	MIPI_DPHY_CSI1_ RX_D1N	MIPI_DPHY_CSI1_ RX_D1_N	输入	— —	MIPI_DPHY_CSI1_ RX_D1N数据接 收1-	CAM2接口	— —
P4-72	J28	MIPI_DPHY_CSI3_ RX_D1P	MIPI_DPHY_CSI3_ RX_D1_P	输入	— —	MIPI_DPHY_CSI3_ RX_D1P数据接 收1+	CAM5接口	— —
P4-73	AF2 9	MIPI_DPHY_CSI1_ RX_D1P	MIPI_DPHY_CSI1_ RX_D1_P	输入	— —	MIPI_DPHY_CSI1_ RX_D1P数据接 收1+	CAM2接口	— —
P4-74	J29	MIPI_DPHY_CSI3_ RX_D1N	MIPI_DPHY_CSI3_ RX_D1_N	输入	— —	MIPI_DPHY_CSI3_ RX_D1N数据接 收1-	CAM5接口	— —
P4-75	— —	GND	GND	— —	— —	地	GND	— —
P4-76	— —	GND	GND	— —	— —	地	GND	— —
P4-77	1AC 23	MIPI_DPHY_CSI1_ RX_CLKN	MIPI_DPHY_CSI1_ RX_CLK_N	输入	— —	MIPI_DPHY_CSI1_ RX_CLKN时钟-	CAM2接口	— —
P4-78	1H2 2	MIPI_DPHY_CSI3_ RX_CLKP	MIPI_DPHY_CSI3_ RX_CLK_P	输入	— —	MIPI_DPHY_CSI3_ RX_CLKP时钟+	CAM5接口	— —
P4-79	1AC 22	MIPI_DPHY_CSI1_ RX_CLKP	MIPI_DPHY_CSI1_ RX_CLK_P	输入	— —	MIPI_DPHY_CSI1_ RX_CLKP时钟+	CAM2接口	— —
P4-80	1H2 3	MIPI_DPHY_CSI3_ RX_CLKN	MIPI_DPHY_CSI3_ RX_CLK_N	输入	— —	MIPI_DPHY_CSI3_ RX_CLKN时钟-	CAM5接口	— —
P4-81	— —	GND	GND	— —	— —	地	GND	— —
P4-82	— —	GND	GND	— —	— —	地	GND	— —
P4-83	AG2 8	MIPI_DPHY_CSI1_ RX_D2N/MIPI_DPH Y_CSI2_RX_DON	MIPI_DPHY_CSI2_ RX_DO_N	输入	— —	MIPI_DPHY_CSI2_ RX_DON数据接 收0-	CAM3接口	— —
P4-84	K28	MIPI_DPHY_CSI3_ RX_D2P/MIPI_DPH Y_CSI4_RX_DOP	MIPI_DPHY_CSI4_ RX_DO_P	输入	— —	MIPI_DPHY_CSI4_ RX_DOP数据接 收0+	CAM4接口	— —
P4-85	AG2 9	MIPI_DPHY_CSI1_ RX_D2P/MIPI_DPH Y_CSI2_RX_DOP	MIPI_DPHY_CSI2_ RX_DO_P	输入	— —	MIPI_DPHY_CSI2_ RX_DOP数据接 收0+	CAM3接口	— —
P4-86	K29	MIPI_DPHY_CSI3_ RX_D2N/MIPI_DPH Y_CSI4_RX_DON	MIPI_DPHY_CSI4_ RX_DO_N	输入	— —	MIPI_DPHY_CSI4_ RX_DON数据接 收0-	CAM4接口	— —
P4-87	— —	GND	GND	— —	— —	地	GND	— —

P4-88	— —	GND	GND	— —	— —	地	GND	— —
P4-89	AH2 8	MIPI_DPHY_CSI1_RX_D3N/MIPI_DPHY_CSI2_RX_D1N	MIPI_DPHY_CSI2_RX_D1_N	输入	— —	MIPI_DPHY_CSI2_RX_D1N数据接收1-	CAM3接口	— —
P4-90	L28	MIPI_DPHY_CSI3_RX_D3P/MIPI_DPHY_CSI4_RX_D1P	MIPI_DPHY_CSI4_RX_D1_P	输入	— —	MIPI_DPHY_CSI4_RX_D1P数据接收1+	CAM4接口	— —
P4-91	AH2 9	MIPI_DPHY_CSI1_RX_D3P/MIPI_DPHY_CSI2_RX_D1P	MIPI_DPHY_CSI2_RX_D1_P	输入	— —	MIPI_DPHY_CSI2_RX_D1P数据接收1+	CAM3接口	— —
P4-92	L29	MIPI_DPHY_CSI3_RX_D3N/MIPI_DPHY_CSI4_RX_D1N	MIPI_DPHY_CSI4_RX_D1_N	输入	— —	MIPI_DPHY_CSI4_RX_D1N数据接收1-	CAM4接口	— —
P4-93	— —	GND	GND	— —	— —	地	GND	— —
P4-94	— —	GND	GND	— —	— —	地	GND	— —
P4-95	1AD 22	MIPI_DPHY_CSI2_RX_CLKN	MIPI_DPHY_CSI2_RX_CLK_N	输入	— —	MIPI_DPHY_CSI2_RX_CLKN时钟-	CAM3接口	— —
P4-96	1K2 2	MIPI_DPHY_CSI4_RX_CLKP	MIPI_DPHY_CSI4_RX_CLK_P	输入	— —	MIPI_DPHY_CSI4_RX_CLKP时钟+	CAM4接口	— —
P4-97	1AD 21	MIPI_DPHY_CSI2_RX_CLKN	MIPI_DPHY_CSI2_RX_CLK_N	输入	— —	MIPI_DPHY_CSI2_RX_CLKN时钟+	CAM3接口	— —
P4-98	1K2 3	MIPI_DPHY_CSI4_RX_CLKN	MIPI_DPHY_CSI4_RX_CLK_N	输入	— —	MIPI_DPHY_CSI4_RX_CLKN时钟-	CAM4接口	— —
P4-99	— —	GND	GND	— —	— —	地	GND	— —
P4-100	— —	GND	GND	— —	— —	地	GND	— —

● 行业应用:

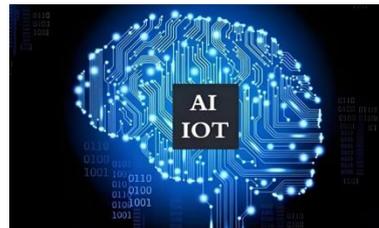
TAJ3576系列核心板广泛适用于工业、AIoT、边缘计算、智能移动终端以及其他多种数字多媒体相关的应用领域，具有竞争力的价格优势及完备的售后技术支持，助力客户产品快速上市，走在行业前沿。



工业智能



工业控制



AIoT



机器人



智能终端