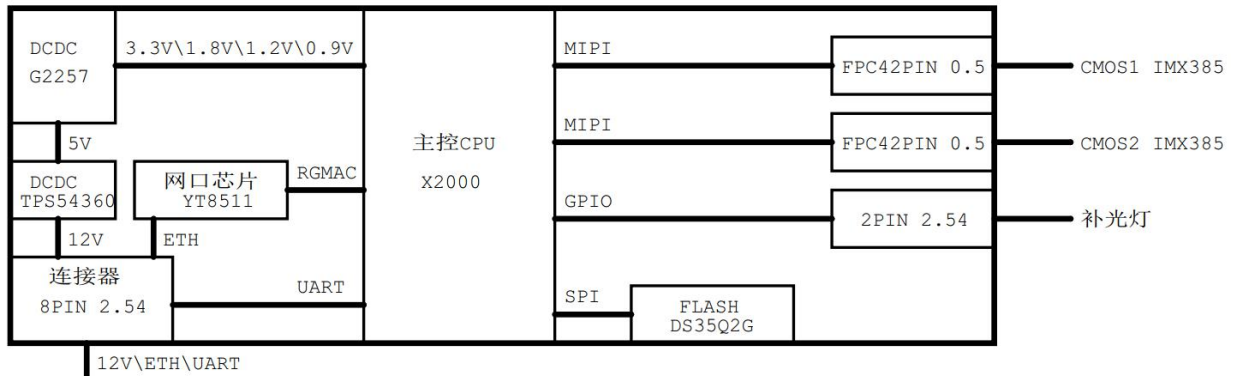


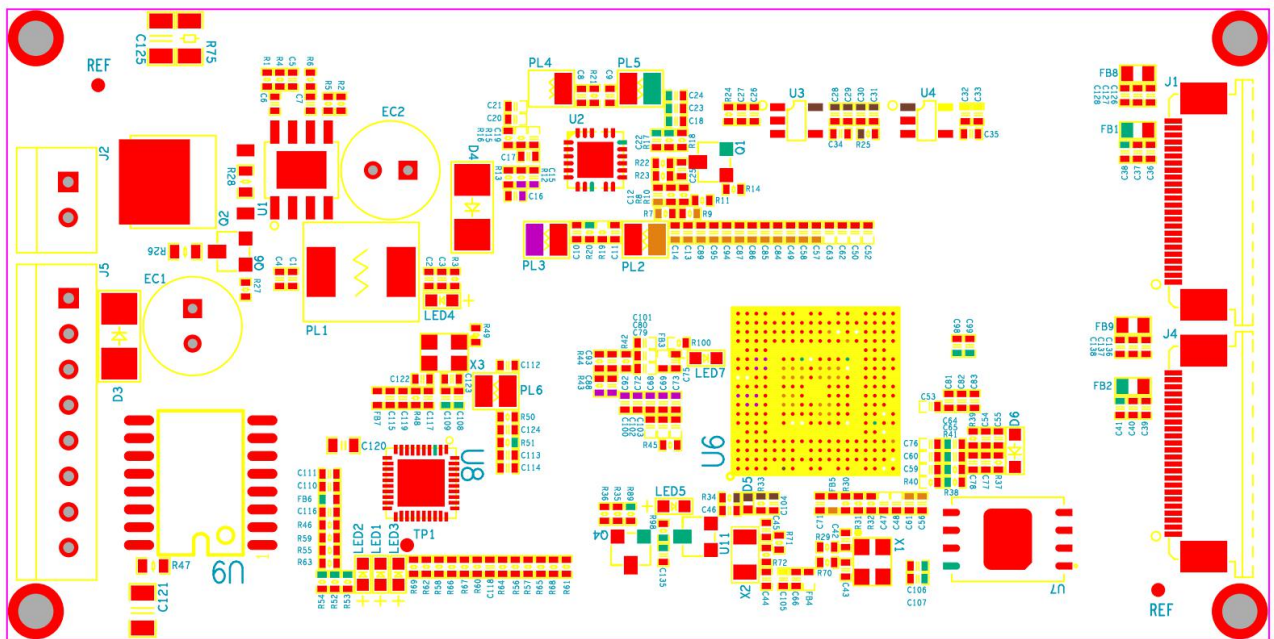
X2000 核心模组

技术特点

- CPU 芯片： X2000 SoC 具有三个 CPU 核： 2 个 XBurst2 1.2GHz 和 1 个 XBurst0， 专用的处理器 VPU、 ISP， 低功耗<380mW；
- 2G NAND FLASH；
- 12V/3A 供电。



图一



图二



图三

接口	定义	备注
J2	补光灯接口	
J5	DC12V、网口、串口	
J1	CMOS 接口 1	
J4	CMOS 接口 2	

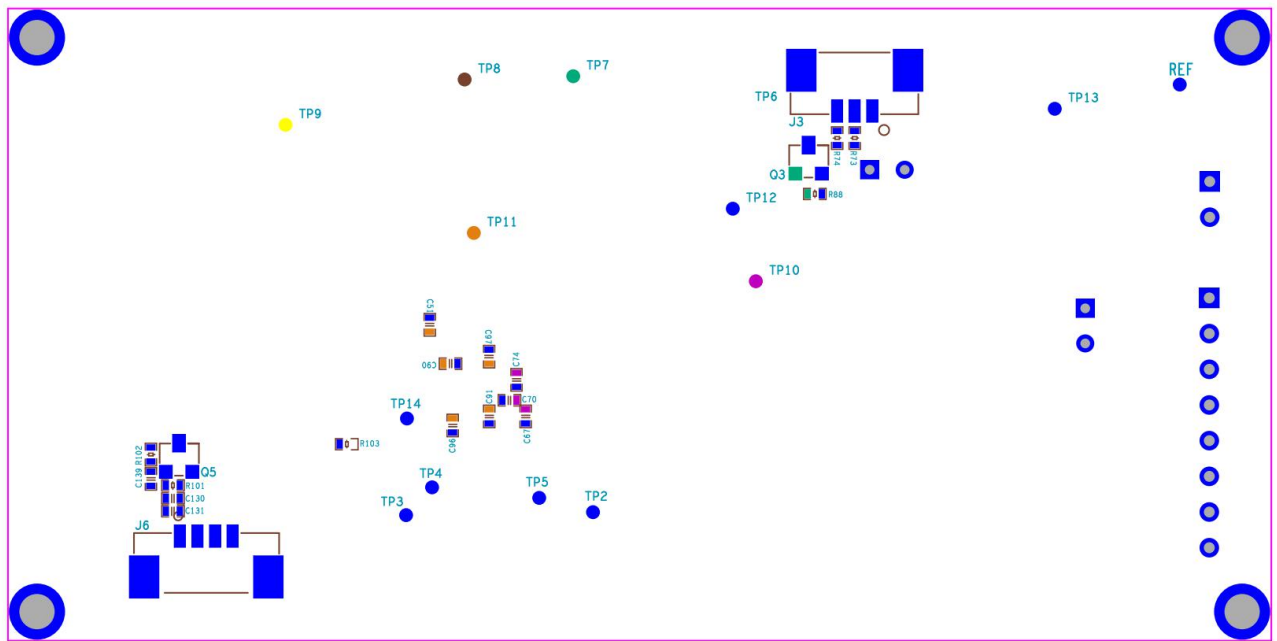
序号	定义	备注
J5-1	RX-	网络信号
J5-2	RX+	网络信号
J5-3	TX-	网络信号
J5-4	TX+	网络信号
J5-5	DGND	数字地
J5-6	12V	12V 供电
J5-7	UART-RX	串口信号
J5-8	UART-TX	串口信号

序号	定义	备注
J2-1	LED+	补光灯正极 5V
J2-2	LED-	补光灯负极 DGND

序号	定义	备注
J1-1	I2C1_SCK	I2C 信号
J1-2	I2C1_SDA	I2C 信号
J1-3	DGND	数字地
J1-4	MIPI0_CKP	MIPI 信号
J1-5	MIPI0_CKM	MIPI 信号
J1-6	DGND	数字地
J1-7	MIPI0_D0P	MIPI 信号
J1-8	MIPI0_D0M	MIPI 信号
J1-9	DGND	数字地
J1-10	MIPI0_D1P	MIPI 信号
J1-11	MIPI0_D1M	MIPI 信号
J1-12	DGND	数字地
J1-13	INCK	INPUT CLOCK
J1-14	DGND	数字地

J1-15	XCLR	
J1-16	CMOS_OPEN	
J1-17	IR_CUT	IR_CUT 控制信号
J1-18	DGND	数字地
J1-19	DVCC_3V3	3.3V 供电
J1-20	DVCC_3V3	3.3V 供电
J1-21	DVCC_3V3	3.3V 供电
J1-22	DGND	数字地
J1-23	DVCC_5V	5V 供电
J1-24	DVCC_5V	5V 供电

序号	定义	备注
J4-1	I2C3_SCK	I2C 信号
J4-2	I2C3_SDA	I2C 信号
J4-3	DGND	数字地
J4-4	MIPI1_CKP	MIPI 信号
J4-5	MIPI1_CKM	MIPI 信号
J4-6	DGND	数字地
J4-7	MIPI1_D0P	MIPI 信号
J4-8	MIPI1_D0M	MIPI 信号
J4-9	DGND	数字地
J4-10	MIPI1_D1P	MIPI 信号
J4-11	MIPI1_D1M	MIPI 信号
J4-12	DGND	数字地
J4-13	INCK	INPUT CLOCK
J4-14	DGND	数字地
J4-15	XCLR	
J4-16	CMOS_OPEN	
J4-17	IR_CUT	IR_CUT 控制信号
J4-18	DGND	数字地
J4-19	DVCC_3V3	3.3V 供电
J4-20	DVCC_3V3	3.3V 供电
J4-21	DVCC_3V3	3.3V 供电
J4-22	DGND	数字地
J4-23	DVCC_5V	5V 供电
J4-24	DVCC_5V	5V 供电



图四

接口	定义	备注
J3	调试串口	预留
J6	程序下载接口	预留

序号	定义	备注
J3-1	DGND	数字地
J3-2	UART3_TXD	串口信号
J3-3	UART3_RXD	串口信号

序号	定义	备注
J6-1	VBUS	5V 供电
J6-2	DM	USB 信号
J6-3	DP	USB 信号
J6-4	DGND	数字地